



Home | Contact

UK Intellectual Property Office



1993-2003

English

Help index



Quick Search

Advanced Search

Number Search

Last result list

My patents list

0

Classification Search

Help

Quick Help

- » Why are some tabs deactivated for certain documents?
- » Why does a list of documents with the heading "Also published as" sometimes appear, and what are these documents?
- » What does A1, A2, A3 and B stand for after an EP publication number in the "Also published as" list?
- » What is a cited document?
- » What are citing documents?
- » What information will I find if I click on the link "View document in the European Register"?

☐ In my patents list | Print

Return to family list | 1 / 2 Next in family list

METHOD AND DEVICE FOR ENCODING DYNAMIC PICTURE

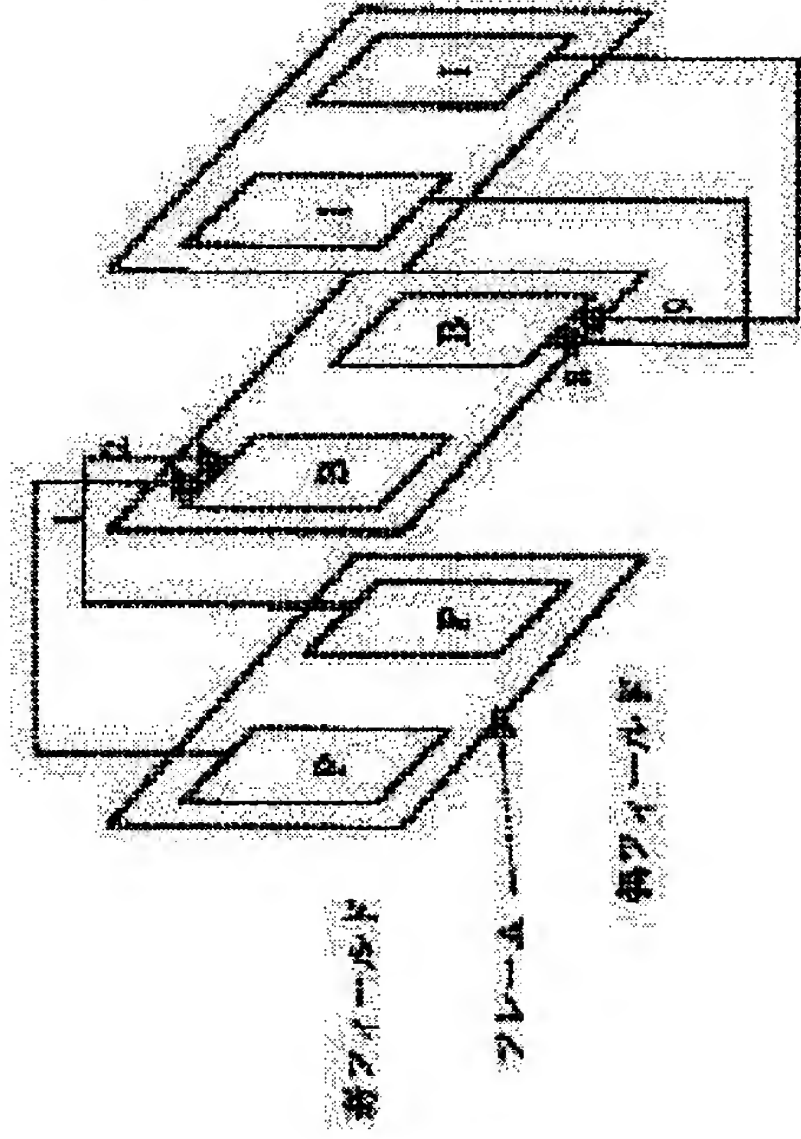
Bibliographic data	Description	Claims	Mosaics	Original document	INPADOC LEGAL status
Patent number:	JP2000270332 (A)				Also published as:
Publication date:	2000-09-29				JP3778721 (B2)
Inventor(s):	YAMORI AKIHIRO; HAMANO TAKASHI; SAKAI KIYOSHI; YAMADA KOJI				US7453941 (B1)
Applicant(s):	FUJITSU LTD				
Classification:					
- international:	H04N7/32; H04N7/26; H04N7/32; H04N7/26; (IPC1-7): H04N7/32				
- european:	H04N7/26A6C6; H04N7/26A4B; H04N7/26A6S4; H04N7/26A8B; H04N7/26A8S; H04N7/26P8; H04N7/46E				
Application number:	JP19990074497 19990318				
Priority number(s):	JP19990074497 19990318				
View INPADOC patent family					
View list of citing documents					
Report a data error here					

Abstract of JP 2000270332 (A)

PROBLEM TO BE SOLVED: To improve encoding efficiency and picture quality by using a predictive picture generated correspondingly to a predictive mode obtained by selectively switching whether one or another half field uses prediction from each motion vector of forward or backward direction field in the unit of a picture. SOLUTION: The frame of the input signal of an interlace picture is set to be a picture and the B-picture of an odd-numbered field executes forward prediction by using one or two motion vectors of a past P-picture. The B-picture of an even-numbered field executes backward prediction by using the motion vector of a future I-pictures 8 or 9 to select-switch

- » Why do I sometimes find the abstract of a corresponding document?
- » Why isn't the abstract available for XP documents?
- » What is a mosaic?

prediction from which motion vector to use by the unit of a picture.; The B-picture generates a predictive picture corresponding to the selected predictive mode, and encodes an inputted signal by using the generated predictive picture. Thus, the inputted signal is efficiently encoded by avoiding deterioration of predictive efficiency though scene change detection occurs at a place which is not the break of the frame picture.



Data supplied from the esp@cenet database --- Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-270332

(P2000-270332A)

(43) 公開日 平成12年9月29日 (2000.9.29)

(51) Int.Cl.⁷

H 0 4 N 7/32

識別記号

F I

H 0 4 N 7/137

データベース* (参考)

Z 5 C 0 5 9

審査請求 未請求 請求項の数20 O L (全 21 頁)

(21) 出願番号 特願平11-74497

(22) 出願日 平成11年3月18日 (1999.3.18)

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番1号

(72) 発明者 屋森 章弘

神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

(72) 発明者 浜野 崇

神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

(74) 代理人 100094514

弁理士 林 恒徳 (外1名)

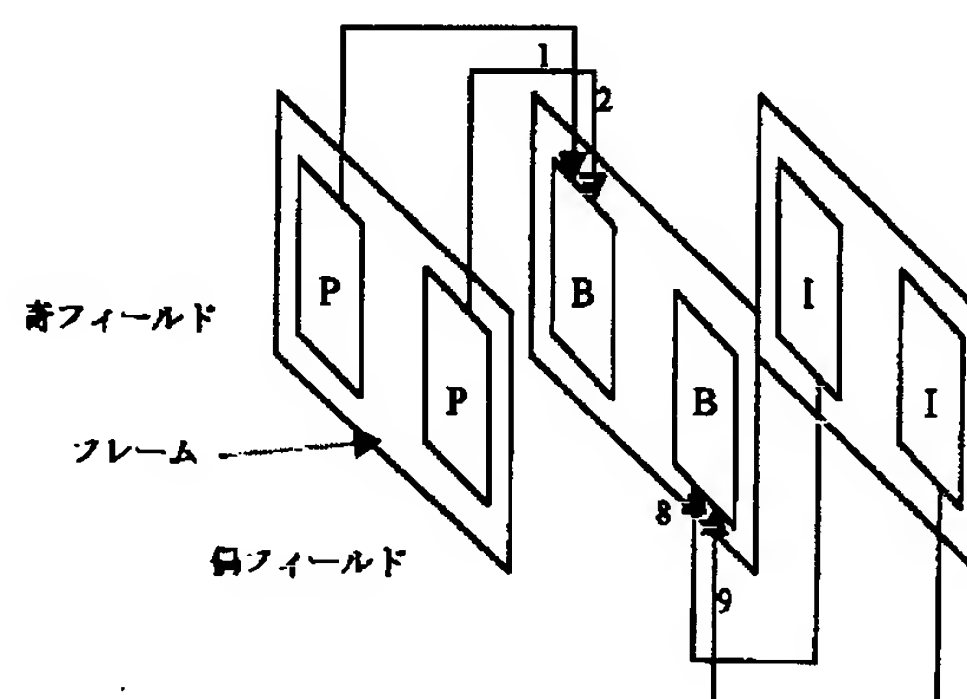
最終頁に続く

(54) 【発明の名称】 動画像符号化方法および装置

(57) 【要約】

【課題】 シーンチェンジがインターレースフレーム内で発生するピクチャが存在する場合でも符号化効率及び良画質の符号化を実現させる符号化方法を提供する。

【解決手段】 インターレース画像入力信号のフレームをピクチャとし、このピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの両方のピクチャから予測を行い符号化を行うピクチャを含む動画像符号化方法であって、前記両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキャンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行い、予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を用いるかをピクチャ単位に選択切り換え、選択された予測モードに対応する予測画像を生成し、生成された予測画像を用いて該入力信号を符号化する。



【特許請求の範囲】

【請求項1】インターレース画像の入力信号のフレームをピクチャとし、該ピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの両方のピクチャから予測を行い符号化を行うピクチャを含む動画像符号化方法であって、該両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行い、予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を用いるかをピクチャ単位に選択切り換え、該選択された予測モードに対応する予測画像を生成し、該生成された予測画像を用いて該入力信号を符号化することを特徴とする動画像符号化方法。

【請求項2】インターレース画像の入力信号のフレームをピクチャとし、該ピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの両方のピクチャから予測を行い符号化を行うピクチャを含む動画像符号化方法であって、該両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行い、予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を常に用い、該予測モードに対応する予測画像を生成し、該生成された予測画像を用いて該入力信号を符号化することを特徴とする動画像符号化方法。

【請求項3】請求項1において、さらに、前記入力信号の画像のシーンチェンジを、前記フレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出し、該入力信号の画像に該フレームのフィールド間にシーンチェンジが存在するピクチャに関し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測を選択項目とすることを特徴とする動画像符号化方法。

【請求項4】インターレース画像を入力信号とし、マクロブロックを単位として符号化を行なう動画像符号化方法であって、該入力信号の画像のシーンチェンジを、フレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出し、時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方のピクチャから予測を行い、

少なくとも該前方向ピクチャと該後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ該入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに対し、該入力信号の画像をフィールド構造符号化として符号化することを特徴とする動画像符号化方法。

【請求項5】インターレース画像の入力信号のフレームをピクチャとし、マクロブロックを単位として符号化を行なう動画像符号化方法であって、該入力信号の画像のシーンチェンジを、フレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出し、少なくとも時間的に過去である前方向ピクチャと未来である後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ該入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに対し、該前方向ピクチャもしくは該後方向ピクチャと同一データとして符号化することを特徴とする動画像符号化方法。

【請求項6】請求項5において、前記ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとする符号化は、符号化予測方向を片方向フレーム予測に固定し、動きベクトルを常に0にし、更に、符号化差分情報を常に0にして行なうことを特徴とする動画像符号化方法。

【請求項7】請求項5において、前記ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとする符号化は、符号化原画ピクチャ設定時に前方向参照ピクチャもしくは後方向参照ピクチャを、現画面ピクチャとして設定することを特徴とする動画像符号化方法。

【請求項8】インターレース画像を入力信号として入力する方法において、該入力信号の画像のシーンチェンジを該画像のフレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出し、該入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに関し、片フィールドを繰り返し出力することを特徴とするインターレース画像信号入力方法。

【請求項9】インターレース画像の入力信号のフレームをピクチャとし、マクロブロックを単位として符号化を行なう方法において、該入力信号の画像のシーンチェンジをフレームの画素スキンの奇数又は、偶数で分けたフィールド単位で検出し、前方向ピクチャと後方向ピクチャの両方のピクチャから予測を行なうピクチャで、且つ該入力信号にフレーム内フィールド間のシーンチェンジが存在する場合、該ピク

チャの片フィールドを繰り返し出力することを特徴とする動画像符号化方法。

【請求項10】請求項1乃至3のいずれかの記載の動画像符号化方法によって符号化された動画像符号化信号に対し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測に対応する動き補償与える符号化に対応する復号化を行なうことを特徴とする動画像復号化方法。

【請求項11】インターレース画像の入力信号のフレームをピクチャとし、該ピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方向ピクチャから予測を行い符号化を行う動画像符号化装置であって、該両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行うフィールド動きベクトル検出手段と、

予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を用いるかをピクチャ単位に選択切り換える予測モード選択手段と、該予測モード選択手段により選択された予測モードに対応する予測画像を生成する動き補償手段と、該動き補償手段により生成された予測画像を用いて該入力信号を符号化する符号化手段とを有することを特徴とする動画像符号化装置。

【請求項12】インターレース画像の入力信号のフレームをピクチャとし、該ピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方向ピクチャから予測を行い符号化を行う動画像符号化装置であって、該両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行うフィールド動きベクトル検出手段と、

予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を常に用い、該予測モードに対応する予測画像を生成する動き補償手段と、該動き補償手段により生成された予測画像を用いて該入力信号を符号化する符号化手段を有することを特徴とする動画像符号化装置。

【請求項13】請求項11において、さらに、前記入力信号の画像のシーンチェンジを、前記フレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出するシーンチェンジ検出手段を有し、前記予測モード選択手段は、該入力信号の画像に該フレームのフィールド間にシーンチェンジが存在するピクチャ

に関し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測を選択項目に入れることを特徴とする動画像符号化装置。

【請求項14】インターレース画像を入力信号とし、マクロブロックを単位として符号化を行なう動画像符号化装置であって、

該入力信号の画像のシーンチェンジをフレームの画素スキンの奇数又は偶数で分けたフィールド単位で検出するシーンチェンジ検出手段と、

時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方のピクチャから予測を行うピクチャ間予測手段と、

入力信号の画像フレームをピクチャとして符号化を行なうフレーム符号化手段と、

入力信号の画像フィールドをピクチャとして符号化を行なうフィールド符号化手段と、

該フレーム符号化手段とフィールド符号化手段による符号化をフレーム単位に切り替える符号化切り替え手段とを備え、

少なくとも該前方向ピクチャと該後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ該入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに対し、該符号化切り替え手段により、該フィールド符号化手段を用いて符号化するように制御することを特徴とする動画像符号化装置。

【請求項15】インターレース画像を入力信号とし、そのサブブロックであるマクロブロックを単位として符号化を行なう動画像符号化装置であって、

入力信号の画像のシーンチェンジをフィールド単位で検出するシーンチェンジ検出手段と、

該入力信号の画像フレームをピクチャとして符号化を行うフレーム符号化手段と、

時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方のピクチャから予測を行うピクチャ間予測手段と、

少なくとも前方向ピクチャと後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ入力画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに関して、該フレーム符号化手段により該ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとして符号化する様に制御する制御手段とを有することを特徴とする動画像符号化装置。

【請求項16】請求項15において、ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとして符号化する様に前記フレーム符号化手段を制御する前記制御手段は、

符号化予測方向を片方向フレーム予測に固定する手段と、動きベクトルを常に0にする手段と、更に符号化差分情報を常に0にする手段を有することを特徴とする動

画像符号化装置。

【請求項17】請求項15において、前記ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとして符号化する様に前記フレーム符号化手段を制御する前記制御手段は、符号化原画ピクチャ設定時に前方向参照ピクチャもしくは後方向参照ピクチャを、現画面ピクチャとして設定することを特徴とする動画像符号化装置。

【請求項18】入力されるインターレース画像のシーンチェンジをフィールド単位で検出するシーンチェンジ検出手段と、該入力されるインターレース画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに関して、片フィールドをレピートする手段とを有することを特徴とする動画像入力切換え装置。

【請求項19】インターレース画像を入力信号とし、マクロブロックを単位として符号化を行なう動画像符号化装置であって、該入力信号の画像のシーンチェンジをフィールド単位で検出するシーンチェンジ検出手段と、該入力信号の画像フレームをピクチャとして符号化を行うフレーム符号化手段と、時間的に過去である前方向ピクチャと、未来である後方向ピクチャの各々もしくは両方のピクチャから予測を行うピクチャ間予測手段とを有し、該フレーム符号化手段は、前方向ピクチャと後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ入力画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに関して、片フィールドをレピートすることにより符号化を行うことを特徴とする動画像符号化装置。

【請求項20】請求項11乃至13に記載のいずれかの動画像符号化装置に対応し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測に対応する動き補償手段を有することを特徴とする動画像復号化装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、通信 放送 蓄積 コンピュータなどの様々な分野で用いられている、デジタル画像システムやアプリケーション及び、画像データベースに適用される動画像符号化方法及び、これを用いた装置に関する。特に、シーンチェンジを含む画像データを符号化する場合に有利である動画像符号化方法及び、これを用いた装置に関する。

【0002】

【従来の技術】一般に動画像は、それ自体持っている情報量が莫大である。そのために動画像の符号化に際しては、直交変換〔離散コサイン変換(Discrete Cosine Transform)〕処理や可変長符号化を利用して空間方向の冗

長度を落とすことが行われる。さらに、時間的に前後の画面との差分を採り差分情報を符号化することにより時間方向の冗長さも落としている。

【0003】ここで、以降の説明の理解のために画像の構成について説明しておく。

【0004】1枚の画面(フレーム)を1ラインおきに走査し、奇ラインのみで構成される奇フィールドと、偶ラインのみで構成される偶フィールドの2枚のフィールドで構成するインタレース画像が、現行TVフォーマット(日米はNTSC: National Television System Committee, 欧州はPAL: Phase Alternation by Line 等)において用いられている。

【0005】MPEG-2 (Moving Picture Experts Group) は、インタレース画像の符号化にも対応した符号化方式であり、ピクチャ構造及び、ピクチャ間動き予測等でフレーム/フィールドを意識した符号化を行なっている。以下これらについて説明する。

【0006】MPEG-2では、ピクチャとしてフレームを割り当てることも、フィールドを割り当てることもできる。ピクチャにフレームを割り当てられた場合をフレーム構造(ストラクチャ)といい、フィールドを割り当てた場合をフィールド構造(ストラクチャ)という。符号化は、ピクチャをマクロブロック(MB)単位に行われる。

【0007】図26において、フレームストラクチャのマクロブロックMB1、フィールドストラクチャの奇フィールドのマクロブロックMB2及び、偶フィールドのマクロブロックMB3が示される。各マクロブロック(MB)は、例えば、16×16画素で構成される。

【0008】MPEG-2では、更にインタレース画像を符号化するのに適したフレーム予測とフィールド予測があり、動きベクトルはフレーム予測に対して1本、フィールド予測に対して2本用いられる。

【0009】ここで上記の時間方向の冗長さ削減の方法として、ピクチャ間の予測をどの範囲まで用いるかによって、大きく次の3つの符号化方法に分けることが出来る。

【0010】第1はピクチャ内で符号化を行う(ピクチャ内符号化)方法であり、第2は、前方向からのピクチャ間予測も用いて符号化を行なう(ピクチャ間順方向予測符号化)方法である。さらに、第3は、更に後方向及び、前方向を組み合わせた両方向ピクチャ間予測も用いて符号化を行なう(双方向予測符号化)方法である。

【0011】上記第1の符号化方法でのピクチャをIピクチャ(Intra-Picture)、第2の方法でのピクチャをPピクチャ(Predictive-Picture)、第3の符号化方法でのピクチャをBピクチャ(Bidirectionally predictive-Picture)と呼ばれる。

【0012】また、各タイプのピクチャが他のピクチャからピクチャ間予測の参照画として使われるか否かとい

う点で考えると、IピクチャやPピクチャは参照されるが、Bピクチャは参照されない。そこで、IピクチャとPピクチャをまとめて参照ピクチャと呼ぶことにする。

【0013】さらに、動画像の各ピクチャ間は時間的相関度が大きいので、前方ピクチャとの相関を利用したPピクチャはIピクチャよりも冗長度を落とすことが可能である。また、後方ピクチャとの相関を利用したBピクチャはPピクチャよりも冗長度を落とすことが可能である。

【0014】すなわち、同画質時のピクチャの情報量を見るとIピクチャ>Pピクチャ>Bピクチャという関係になっている。また、参照ピクチャは、少なくとも他のピクチャからの動き予測に使われ、予測画面を生成する元になりうるので、出来るだけ高画質である事が望まれる。

【0015】その意味からも情報量は、参照ピクチャ>非参照ピクチャであることが望ましい。

【0016】しかしながら、情報量が少ないPピクチャやBピクチャばかりを用いて符号化を行えば効率が良いとは言えない。なぜならば、エラー等が発生した場合は、PピクチャやBピクチャのピクチャ間符号化では、エラーが時間方向に伝搬してしまう。

【0017】このため不都合が生じるので周期的にIピクチャでリフレッシュすることが望ましい。実際には、Bピクチャを用いて符号化する場合は、図27に示すように、ピクチャタイプを変更して符号化を行うのが一般的である。

【0018】以降説明する図面においても同様であるが、図27において、BはBピクチャ、IはIピクチャ、PはPピクチャを示す。また、ピクチャ間予測の矢印は、矢印の根元のピクチャを用いて矢印の先のピクチャの予測画面を生成するという意味である。

【0019】ちなみに、図27の例ではGOP (Group of Pictures) サイズが12ピクチャ即ち、Iピクチャでのリフレッシュが12ピクチャ毎に行われる。そして、各参照ピクチャ間の距離が3ピクチャとなっている。

【0020】さらに、ピクチャ間予測は、先に説明したようにピクチャをいくつかのブロックに分割したマクロブロック単位に行われる、符号化ピクチャのマクロブロックを参照ピクチャの同じ大きさのブロックと画素単位の差分量を求める。

【0021】そして、その累積和を予測誤差として最も予測誤差が小さいブロックを取り予測画面を生成する。次いで、符号化マクロブロックとの差分情報を符号化する。差分量としては、単純な画素差分の絶対値和や画素差分の二乗和などが用いられる。

【0022】ここで、Iピクチャを多用した場合は同じシーン(場面)を同画質で符号化するので、符号化情報量が増大し好ましくない。固定レートで符号化を行う場

合は、その分ピクチャ単位の情報量割り当てが少なくなり画質が悪くなるということになる。

【0023】しかしながら、シーンチェンジ(場面変更)等のピクチャ間の相関が低い場合は、ピクチャ間予測を使うと予測効率が悪く、場合によっては、ピクチャ内符号化を行う場合よりも、画質が悪くなるということもある。

【0024】したがって、かかる不都合に対する対策として、ある固定間隔毎にIピクチャで符号化を行う場合であっても、図28に示すようにシーンチェンジSCが検出された場合、その直後のピクチャでは、Iピクチャ等のピクチャ内符号化を使って符号化するという方法が提案されていた。

【0025】この方法では、シーンチェンジが発生する度に、Iピクチャやピクチャ内符号化を行うピクチャが発生するので、やはりその分の符号化情報量が増大するので好ましくない。

【0026】また、Iピクチャの頻度を出来るだけ増加させない為に、図29に示すように、シーンチェンジが発生すると、これまでのIピクチャの固定間隔周期のカウント値をリセットする。そして、リセット時のピクチャから、再びGOPの再構成をして、固定間隔周期のIピクチャ(例えば、GOPサイズ=12)で符号化するという方法がある。

【0027】あるいは、図30に示す様にBピクチャでシーンチェンジが発生した場合は、そのBピクチャでなく、入力順で直後に来る参照ピクチャをIピクチャもしくはフレーム内符号化にして、前後の参照ピクチャからのピクチャ間予測を用いて行うという方法も考えられる。

【0028】しかし、図30に示す例の場合では、特に入出力機器まで含めてリアルタイムに符号化処理をハードウェアで実現することを想定すると、参照ピクチャの現れる周期が全く検討がつかない。したがって、参照ピクチャが固定周期で現れる場合に比べ、ピクチャのメモリ管理が困難となる。

【0029】また情報量割り当ての面から見ても、BピクチャからIピクチャに変更するより、PピクチャからIピクチャへの変更の方が、情報量割り当ての大幅な変動がないという面でストリームバッファがアンダーフローやオーバーフローの状態になり難い。結果として、図30の方法が好ましいと思われる。

【0030】しかしながら、図30に示すような制御方法でも以下の様な問題がある。

【0031】ここで、図31は、かかる図30における問題点を説明するために用意された図である。説明の容易化のために符号化ピクチャであるBピクチャと前方向参照ピクチャ、後方向参照ピクチャ以外は示されていない。

【0032】一般にフレームをピクチャとして符号化を

行うフレームストラクチャの場合は、ピクチャ間予測として、フレーム間予測とフィールド間予測が行われる。

【0033】さらに詳しく説明すると、フレーム予測の中で、前方向予測、後方向予測、その両方の予測で得られた予測画像を組み合わせた画像で予測する両方向予測の3つがある。フィールド間予測の中でも同様に、前方向予測、後方向予測、その両方の予測で得られた予測画像を組み合わせた画像で予測する両方向予測の3つがある。

【0034】図31に示した動きベクトルの参照番号の中で、番号5、10がフレームベクトルである。番号1、2、3、4、6、7、8、9がフィールド予測である。なお、図31において、左フィールドが奇数フィールドであり、右フィールドが偶数フィールドとして示している。

【0035】フレーム予測で前方向予測を用いる場合に選択されるベクトルは番号5で、後方向予測を用いる場合に選択されるベクトルは番号10のベクトルである。両方向予測を用いる場合は、番号5と10の両方のベクトルが用いられる。

【0036】一方、フィールド予測では、奇偶各々のフィールド毎に動きベクトルを用いて予測画面を生成する。

【0037】前方向予測の場合は、Bピクチャの奇フィールドは番号1又は2の動きベクトルを用いて予測画面を生成し、偶フィールドは番号3又は4の動きベクトルを用いて予測画面を生成する。

【0038】同様に後方向予測の場合は、奇フィールドは番号6又は7の動きベクトルを用い、偶フィールドは番号8又は9の動きベクトルを用いる。両方向予測の場合は、奇フィールドは番号1又は2の動きベクトルを用いて生成された前方向予測画面と、番号6又は7の動きベクトルも用いて生成された後方向予測画面を組み合わせる参照画面を生成する。

【0039】偶フィールドは番号3又は4の動きベクトルを用いて生成された前方向予測画面と、番号8又は9の動きベクトルを用いて生成された後方向予測画面を組み合わせる参照画面を生成する。

【0040】以上が、現在MPEG-2などの動画像符号化方式で用いられている動き予測の方法である。しかしながら、シーンチェンジがインターレースフレーム内の奇/偶フィールド間で発生した場合は、現在の動画像符号化方式のアルゴリズムでは、フレーム構造符号化を行っている限り、フィールド予測で片フィールドは前方向予測、もう片フィールドは後方向予測を行うことは不可能である。

【0041】このために、当該ピクチャにおいて符号化効率が極端に低下し、画質の劣化が顕著となる。また、ピクチャ間で予測が当たらないためにBピクチャでピクチャ内符号化を行うマクロブロックが増えるのであれ

ば、直後の参照ピクチャをIピクチャやピクチャ内符号化で行うという意味もなくなってしまう。

【0042】

【発明が解決しようとする課題】したがって、本発明の目的は、シーンチェンジがインターレースフレーム内の奇/偶フィールド間で発生するようなピクチャが存在する場合であっても符号化効率や画質の良い符号化を実現できる動画像符号化方法及び装置を提供することにある。

【0043】また、本発明の目的は、予測モードの追加や、符号化方式の切換えや入力データの切換え等を適切に行うことにより、符号化効率や画質の良い動画像符号化方法及び装置を提供することにある。

【0044】

【課題を解決するための手段】上記の課題を達成する本発明の動画像符号化方法及び装置は、第1の構成として、インターレース画像の入力信号のフレームをピクチャとし、該ピクチャに対し、マクロブロック単位に時間的に過去である前方向ピクチャと、未来である後方向ピクチャの両方のピクチャから予測を行い符号化を行うピクチャを有する動画像符号化を行なう方法及び装置であって、前記両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキャンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行い、予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を用いるかをピクチャ単位に選択切り換え、この選択された予測モードに対応する予測画像を生成し、生成された予測画像を用いて前記入力信号を符号化することを特徴とする。

【0045】第2の構成として、前記両方向ピクチャからの予測により符号化を行なう際、各々のピクチャをマクロブロック単位に該フレームの画素スキャンの奇数又は偶数で分けたフィールドを単位としたフィールド間の動き予測を行い、予測モードとして、片フィールドは前方向フィールドの動きベクトルから、他方の片フィールドは後方向フィールドの動きベクトルからの予測を常に用い、前記予測モードに対応する予測画像を生成し、生成された予測画像を用いて入力信号を符号化することを特徴とする。

【0046】さらに第1の構成において、前記入力信号の画像のシーンチェンジを、前記フレームの画素スキャンの奇数又は偶数で分けたフィールド単位で検出し、前記入力信号の画像に前記フレームのフィールド間にシーンチェンジが存在するピクチャに関し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測を選択項目とすることを特徴とする。

【0047】また、第4の特徴として、インターレース

画像を入力信号とし、マクロブロックを単位として符号化を行なう動画像符号化方法及び装置であって、前記入力信号の画像のシーンチェンジを、フレームの画素スキヤンの奇数又は偶数で分けたフィールド単位で検出し、少なくとも時間的に過去である前方向ピクチャと未来である後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ前記入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに対し、前記入力信号の画像のフィールドをピクチャとして符号化することを特徴とする。

【0048】第5の特徴として、インターレース画像を入力信号とし、マクロブロックを単位として符号化を行なう動画像符号化方法及び装置であって、前記入力信号の画像のシーンチェンジを、フレームの画素スキヤンの奇数又は偶数で分けたフィールド単位で検出し、少なくとも時間的に過去である前方向ピクチャと未来である後方向ピクチャの両方のピクチャからピクチャ間予測を行うピクチャで、かつ前記入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに対し、前記前方向ピクチャもしくは後方向ピクチャと同一データとして符号化することを特徴とする。

【0049】さらに、第6の特徴として第5の特徴において、前記ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとする符号化は、符号化予測方向を片方向フレーム予測に固定し、動きベクトルを常に0にし、更に、符号化差分情報を常に0にして行なうことを特徴とする。

【0050】さらにまた、第7の特徴として第5の特徴において、前記ピクチャを前方向参照ピクチャもしくは後方向参照ピクチャと同一データとする符号化は、符号化原画ピクチャ設定時に前方向参照ピクチャもしくは後方向参照ピクチャを、現画面ピクチャとして設定することを特徴とする。

【0051】また、第8の特徴としてインターレース画像を入力信号として入力する方法及び装置において、前記入力信号の画像のシーンチェンジを該画像のフレームの画素スキヤンの奇数又は偶数で分けたフィールド単位で検出し、前記入力信号の画像にフレーム内フィールド間のシーンチェンジが存在するピクチャに関し、片フィールドを繰り返し出力することを特徴とする。

【0052】第9の特徴として、インターレース画像の入力信号のフレームをピクチャとし、マクロブロックを単位として符号化を行なう方法及び装置において、前記入力信号の画像のシーンチェンジをフレームの画素スキヤンの奇数又は、偶数で分けたフィールド単位で検出し、時間的に過去である前方向ピクチャと未来である後方向ピクチャの両方のピクチャから予測を行なうピクチャで、且つ該入力信号にフレーム内フィールド間のシーンチェンジが存在する場合、該ピクチャの片フィールドを繰り返し出力することを特徴とする。

【0053】第10の特徴として、上記第1乃至第3の特徴のいずれかにおいて、符号化された動画像符号化に対応し、片フィールドは前方向フィールド動きベクトルから、他の片フィールドは後方向フィールド動きベクトルからの予測に対応する動き補償を行なうことを特徴とする。

【0054】本発明の更なる特徴は、以下の図面に従う発明の実施の形態の説明から明らかになる。

【0055】

【発明の実施の形態】以下図面に従い、本発明の実施の形態を説明する。なお、図において、同一又は、類似のものには同一の参照番号又は、参照記号を付して説明する。

【0056】図1は、本発明の第1の解決原理を説明する図である。図において、P、B、IはそれぞれPピクチャ、Bピクチャ及びIピクチャを示すことは、先の図26乃至図31で説明したと同様である。

【0057】図1の解決原理の特徴は、フレーム構造符号化時のBピクチャ時において予測モードを追加する点にある。一方の片フィールドは前方向予測、他方の片フィールドは後方向予測という予測を行うことを可能とすれば、効率良く予測を行うことが可能である。

【0058】図1において、図31との比較により明確なように、奇フィールドのBピクチャは前方向予測を行ない、偶フィールドのBピクチャは後方予測を行なっている。すなわち、奇フィールドは1又は2の動きベクトル、偶フィールドは8又は9の動きベクトルを使った予測が可能である。

【0059】さらに符号化において、動き予測モードを追加した場合には、その追加した予測モードが含まれていても復号出来る復号方式を用意することは必要である。

【0060】次に、本発明に従う第2の解決原理は予測モードを追加しない方法である。図2は、本発明の第2の解決原理を説明する図である。少なくとも該当のフレーム内フィールド間でシーンチェンジが検出されたBピクチャでは、そのフレームは2枚のフィールドピクチャとしてフィールド構造符号化を行うという方法である。

【0061】すなわち、図2に示されるように、Bピクチャの奇/遇フィールド間でシーンチェンジを検出した場合には、このBピクチャの奇/遇フィールドは、2枚のフィールドピクチャとして符号化処理を行なう。

【0062】このようにすると、2つのフィールドの片フィールドは前方向予測、他の片フィールドは後方向予測というピクチャ間予測が可能になり効率良く予測を行うことが可能になる。

【0063】さらに、第3の本発明の解決原理として、予測モードも追加せずに、ピクチャ構造も変更しない場合である。この場合は、効率的なピクチャ間予測を行うことは困難であるので、符号化ピクチャを前方向もしくは

は、後方向の参照画面にピクチャ間予測で貼り付けたり、入力信号を操作して実際の原画とは違う画面として符号化する。

【0064】これにより符号化効率を落とさない符号化を可能にする。例えば、図3に示す様に、少なくともフレーム内フィールド間でシーンチェンジが発生したピクチャ（図3ではピクチャB）において、そのピクチャを前方向参照画、もしくは後方向参照画と同一データとなるように符号化画面を符号化する。

【0065】図3の場合は、前方向参照ピクチャと同一データとなるように符号化を行っている。すなわち、表1に示すように、ピクチャBの入力の符号化では、ピクチャAと同一データとなるように符号化を行っている。ただし、特に一連するBピクチャが複数枚存在する場合は、より近い参照ピクチャと同一データと見做すことが好ましい。

【0066】

【表1】

表1：第三の本発明の解決原理

入力	ピクチャA	ピクチャB	ピクチャC
符号化データ	ピクチャA	ピクチャA	ピクチャC

また、時間的にみて符号化するBピクチャと参照ピクチャの間に他のBピクチャが存在する場合は、当該Bピクチャも参照ピクチャと同一データとして符号化することが好ましい。これは、符号化ストリームを再生する場合に画像の連続性が保たれるからである。

【0067】実際の符号化画像とは違う画面として符号化する方法としては、本発明に従う更に別の方法がある。図4に示す様にフレーム内フィールド間でシーンチェンジを検出した場合には、当該のフレームはそのピクチャの片方のフィールドを繰り返すという方法である。

【0068】これにより繰り返えされた後のシーンでは、シーンチェンジを、フレーム単位に変更することが出来る。このために、符号化効率が高くなる。この片フィールドを繰り返すという方法は、特に符号化に関係なく入力データだけを見て行うことも可能である。

【0069】次に上記の本発明の解決原理を実現する実施例について説明するが、その説明に先立って、本発明の理解の容易化のために、本発明の解決原理が適用される符号化装置の一般的な構成例を説明しておく。

【0070】図5は、本発明の解決原理が適用される符号化装置の一般的な構成例ブロック図を示す。符号化制御部1により、Iピクチャ、Pピクチャ、Bピクチャの順序が制御され、これに対応してスイッチSW1、SW2がピクチャ内符号化(intra)側あるいは、ピクチャ間符号化(inter)側に切りかえる。

【0071】符号化器2は、直交変換回路と量子化回路で構成される。これにより空間方向の圧縮と、データ構造によるデータ量削減が可能である。符号化器2からMPEG符号化されたデータ列が出力される。

【0072】一方、符号化器2の出力は復号化器3に入力し符号化器2の符号化処理に対応する復号化処理が行われる。そして、復号化された画像データはフレームメモリ4に格納され、動き探索及び動き補償処理に用いられる。

【0073】動き探索器5は、図6に示す構成例であり、図27に示した参照画の探索範囲にあるm個のマクロブロックのデータが各々入力されるm個の差分絶対値

和演算回路51～5mと、m個の差分絶対値和演算回路51～5mの出力を入力し、最小値を選択出力するための比較器50を有する。

【0074】ここで、上記m個のマクロブロックは、例えば16×16画素を一つのマクロブロックの単位として、参照画の探索範囲において、1画素ずつ横方向、縦方向にシフトして得られる。

【0075】差分絶対値和演算回路51～5mの各々の他の入力端には共通に、原画マクロブロックの各画素が入力される。

【0076】図6の差分絶対値和演算回路51～5mの構成は共通であり、その構成例ブロック図が図7に示される。図7において、一つのマクロブロックを構成する画素数Nに対応した数の差回路512～51N、絶対値演算回路521～52Nを有する。

【0077】さらに、絶対値演算回路521～52Nの出力を累積加算する累積加算器501を有する。ここで、上記のように、一つのマクロブロックを16×16画素で構成する場合は、Nは、246である。

【0078】図6において、比較器50は、複数m個のマクロブロックに対応する差分絶対値和加算回路51～5mの出力を入力し、最小値の差分絶対値和加算回路51～5mの出力を選択する。

【0079】すなわち、参照画探索範囲において最も原画マクロブロックと相関関係の深いマクロブロックを選択し、動き探索結果として動きベクトル（移動量）、差分絶対値和が出力される。

【0080】さらに、動き予測判定器6は、上記のように参照画と原画の差分絶対値和の最小値を出力するに当って、前方向にある即ち、過去の参照画との差分絶対値和の最小値、後方向にある即ち、未来の参照画との差分絶対値和の最小値及び、両方向の参照画との差分絶対値和の最小値を出力する。

【0081】さらに、参照画との差分絶対値和は、フレーム予測の場合のフレーム予測差分絶対値和と、フィールド予測の場合のフィールド予測差分絶対値和を出力する。

【0082】ここで、フレーム予測差分絶対値は、上記例では 16×16 画素差分絶対値と最小値であり、フィールド予測差分絶対値は、奇ライン 16×8 画素差分絶対値と最小値と偶ライン 16×8 画素差分絶対値和の和である。

【0083】これらの差分絶対値が、動き予測判定器6に入力する。図8は、動き予測判定器6の構成例ブロック図である。前方予測、後方予測及び、両方向予測に対応して予測比較器60、61及び62がある。それぞれの予測比較器は、フレーム予測差分絶対値とフィールド予測差分絶対値を比較して、小さい方を出力する。

【0084】一方、符号化制御部1による制御により、Pピクチャ符号化又は、Bピクチャ符号化の切替え選択

が制御される。Pピクチャ符号化時は、予測比較器60から選択されたフレーム予測差分絶対値又は、フィールド予測差分絶対値が予測結果として出力される。

【0085】また、Bピクチャ符号化の時は、予測比較器63において、予測比較器60、61及び62の出力が入力され、これらの最小値を選択して動き予測判定器6の出力として出力される。

【0086】ここで、動き予測判定器6における予測判定タイプと、動きベクトルを考えると、下記表2のとおりである。

【0087】

【表2】

表2：予測タイプとベクトル本数の関係

予測タイプ	前方向予測		後方向予測		両方向予測	
	フレーム	フィールド	フレーム	フィールド	フレーム	フィールド
MV本数	1	2	1	2	2	4
MV本数/方向	1	2	1	2	1	2

動き予測判定器6の出力は、ピクチャ間符号化の時、符号化制御部1によりスイッチSW1が差回路7側に切換えられる。したがって、差回路7により入力画像データと動き予測判定器6の予測結果出力との差分が出力され、符号化器2に入力される。

【0088】次に、上記図5乃至図8の一般的符号化装置構成に対し、本発明の図1乃至図4において説明した本発明の解決原理を実現する構成を説明する。

【0089】図9は、本発明の第1の実施例として、上記本発明の第1の解決原理を実現する動き予測判定器6の構成例ブロック図である。本発明は、図8の動き予測判定器6の構成に対し、更に別の予測比較器64を設けている点に特徴を有する。

【0090】図9に示す実施例で実現されるフレームストラクチャ符号化は、図1において説明した本発明の第1の解決原理として、Bピクチャのフィールド予測において、片フィールドは前方向からの予測、他の片フィールドは後方向からの予測を行なう予測モードを追加したものである。

【0091】この予測モードを追加するために、シンタ

ックス（データ列規則）上マクロブロック単位に追加ビットを必要とする可能性もある。したがって、この予測モードはピクチャ単位にオン/オフが可能な構成であることが有利である。

【0092】このための方法としては、これまでの動き予測で行っていた、フレーム予測やフィールド予測と同じ様に片フィールドは前方向からの予測、他の片フィールドは後方向からの予測を行う、1方向1ベクトルのフィールド予測の予測誤差も計算し、予測比較器63で最小の予測誤差を示す動き予測を選択する。

【0093】なお、図9においてスイッチSWは、本発明の両方向予測を行うピクチャのフィールド予測において、片フィールドは前方向からの予測、他の片フィールドは後方向からの予測を行なう予測モードを採用するか否かにより切換えるために用意されている。

【0094】ここで、図9の実施例における予測タイプとベクトル本数について考察すると表3のようになる。

【0095】

【表3】

表3：予測タイプとベクトル本数の関係

予測タイプ	前方向予測		後方向予測		両方向予測		
	フレーム	フィールド	フレーム	フィールド	フレーム	フィールド	フィールド2
MV本数	1	2	1	2	2	4	2
MV本数/方向	1	2	1	2	1	2	1

表3において、両方向予測におけるフィールド予測は従来のものであり、表2におけると同様である。両方向予測におけるフィールド2の予測が本発明により追加されたものであり、一方向当り1本の動きベクトルであり、

従って前／後方向予測につき2本の動きベクトルを有する。

【0096】図10は、更に本発明の第2の実施例に従う動き予測判定器6の構成例ブロック図である。図9の

実施例に対し、追加された予測比較器64の出力を予測比較器63に常に入力するように構成される。

【0097】したがって、Bピクチャに対し、常に片フィールドは前方向フィールド予測結果から、他の片フィールドは後方向フィールド予測結果からの予測を項目に入れるようにした構成である。

【0098】上記のように本発明により、新しい予測モードとしてフィールド予測で動きベクトルが片方向あた

り1本という予測モードが追加される。

【0099】表4は、MPEG-2でフレームストラクチャの予測モードを符号表 (Table6-17 Meaning of frame#motion#type:ISO/IEC 13818-2 (MPEG-2 Video)のframe#motion#typeの定義) である。

【0100】

【表4】

Code	Spatial_temporal_weight_class	Prediction type	Motion_vector_count	mv_format	dmv
00		Reserved			
01	0,1	Field-based	2	Field	0
01	2,3	Field-based	1	field	0
10	0,1,2,3	Frame-based	1	frame	0
11	0,2,3	Dual-Prime	1	field	1

ここで、予測モードの追加に対し、符号ビットを一つも増やさずに実現するためには、上記表3の予測タイプ (Prediction type) の “reserved” に割り当てられているコード “00” に、下記表5のように、この予測モー

ドを割当ててやればよい。

【0101】

【表5】

00	0,1	Field-based	1	field	0
----	-----	-------------	---	-------	---

ここで、追加するモードの中には、奇フィールド (top#field) が前方向予測、偶フィールド (bottom#foeld) が後方向予測である場合と、その逆である奇フィールド (top#field) が後方向予測、偶フィールド (bottom#foeld) が前方向予測である場合が考えられる。

【0102】フレーム内フィールド間シーンチェンジ発生時の動き予測効率を上げるためには、入力時間で考えて前に存在するフィールドが前方向予測を行い、後に存在するフィールドが後方向予測を行えば良い。

【0103】MPEG-2ではインターレース画像1フレームを構成するために、どちらのフィールドが時間的に先に存在するかは、Picture coding extensionに存在するtop#field#first#flagという1ビットのフラグを参照すればよい。

【0104】すなわち、top#field#first#flag=1の場合は図11Aが該当し、奇フィールドが前方向予測を行う。反対に、top#field#first#flag=0の場合は図11Bが該当し、偶フィールドが前方向予測を行うようにすれば良い。

【0105】つまり、新しく追加するフィールド予測でどちらのフィールドが前方向予測を行うかは、Picture coding extensionに存在するtop#field#first#flagで一意に決まるので、新たにフラグは設けなくてもよい。

【0106】また、動きベクトルもフィールド予測であるが、ベクトルの数は片フィールドに対して1本ずつなので、あたかもフレーム予測のように送ることが可能である。

【0107】上記第2の実施例では、MPEG-2のシントックス上に追加ビットを何も必要としないので、こ

の予測は常にオンとすることが好ましい。

【0108】図12は、本発明の第3の実施例を説明する図である。図12の構成は、図9の構成に対し、スイッチSWの切換えをフィールドシーンチェンジ検出回路65により制御するようにしたものである。

【0109】今、上記第2の実施例説明に関連して、上記表3においてコード (code) 欄の “00” が、なぜ “reserved” ビットになっているかは、23ビットの0と1ビットの1を共通して持つ、MPEGのスタートコードをユニークワードにするためであると思われる。

【0110】したがって、新しい動き予測タイプを “00” に割当てることが不可能である場合は、“frame#motion#type” のビットを1ビット増やすか、新たなモード識別ビットを最低でも1ビット設けなければならなくなる。

【0111】この場合、動き予測はマクロブロック単位に行うので、例えば追加ビットが1ビットであろうとも、ピクチャ当りに換算すると多大なビット量の増加になってしまう。尚且つ、そのビットの追加により効率が上がるのは、フレーム内フィールド間のシーンチェンジ発生ピクチャのみということは充分に考えられる。

【0112】したがって、第3の実施例では、第1の実施例における追加動き予測モードのオン/オフフラグを設け、フレーム内フィールド間シーンチェンジが発生し、かつそのピクチャがBピクチャである場合にそのフラグをオンにする。

【0113】図12に示すように、フィールドシーンチェンジ検出フラグを生成する回路としてシーンチェンジ回路65を設ける。これにより、フィールドシーンチェ

ンジが発生したBピクチャでは、フィールド予測で片フィールドは前方向からの予測、もう片フィールドは後方向からの予測するという予測モードが追加される。

【0114】このようにすることにより、フィールドシーンチェンジ発生でないBピクチャでのモード追加による符号量の追加ビットは高々1ビットとなり、符号量の増加の抑制が可能となる。

【0115】図13は、本発明の第4の実施例を説明する図である。図5の構成に対し、符号化入力データ側にフレーム構造とフィールド構造の切換えを行なう切換え回路66を設けている。切換え回路66は、シーンチェンジ検出回路65によりフレーム内フィールド間シーンチェンジが発生し、かつそのピクチャがBピクチャである場合が検出された時、フレーム構造とフィールド構造の切換えを行なう。

【0116】フィールド構造符号化を行うと、例えば、1枚目のフィールドピクチャでは前方向予測、もう一枚のフィールドピクチャでは後方向予測を行うことは可能となり、大幅に予測効率が落ちることはない。

【0117】図14は、図13の実施例におけるシーンチェンジ検出回路65の構成例ブロック図である。図において、画素番号は、フィールドをラスタースキャンした順番で、 N_{field} は、フィールドの画素数を意味する。

【0118】フィールド単位で現フィールドと前フィールドとの画素毎の差を求める差回路651～65N、差回路の出力の絶対値を求める絶対値回路661～66N、絶対値回路661～66Nの出力を累積加算する累積加算器650及び、累積加算器50の出力を閾値THと比較判定する閾値判定回路660を有して構成される。

【0119】すなわち、1フィールド分の差分絶対値の累積加算値が閾値THを超えたときに識別判定回路660から識別判定出力が生成される。

【0120】図15は、更にかかる識別判定回路660からの識別判定出力に基づきフィールドシーンチェンジを検出する、シーンチェンジ検出回路65における検出アルゴリズムを説明する図である。図16は、図15のアルゴリズムにおける第1フィールドF1と第2フィールドF2の関係を示す図である。

【0121】この図16を参照して図15のアルゴリズムを説明すると、 $top\#field\#first\#flag$ の値によって決まる第1フィールドF1でシーンチェンジの有無を検出する(ステップS1)。第1フィールドF1でシーンチェンジが検出されない場合、第2フィールドF2でシーンチェンジの有無を検出する(ステップS2)。

【0122】この時、ステップS2の判断でシーンチェンジがある場合、図16に示すように第1フィールドF1と第2フィールドF2間でシーンチェンジがあることになる。したがって、この場合は、フィールドシーンチ

ェンジFICであると判断される。

【0123】また、ステップS2の判断でシーンチェンジがない場合、シーンチェンジでないと判断される(ステップS5)。

【0124】ステップS1で、シーンチェンジがある場合、次に第2フィールドでシーンチェンジの有無が判断される(ステップS4)。第2フィールドでシーンチェンジがない場合は、シーンチェンジでないと判断される(ステップS5)。第2フィールドでシーンチェンジがある場合は、図16に示すように、第1フィールドに跨ってシーンチェンジがあることになるので、この場合は、フレームシーンチェンジFRCであると判断する(ステップS6)。

【0125】図17は、本発明の第5の実施例を説明する図である。この実施例は、動き予測モードを制限することに特徴を有する。

【0126】先に第3の解決原理として説明した、フレーム内フィールド間シーンチェンジが発生した場合で、かつ当該ピクチャがBピクチャである場合に符号化画面を前後どちらかの参照画面と同一データとして符号化を行うことを実現する実施例である。

【0127】図17の実施例では、動きベクトル予測方向を片方向固定、フレーム予測固定、動きベクトルを0ベクトルに固定し、かつ符号化係数情報も送らないように符号化制御を行う構成である。

【0128】このようにすることにより、図3で説明した解決原理に対応して、符号化ピクチャを参照ピクチャのローカルデコード画面と同一データとして符号化出来る。動きベクトルを固定にするのは、全て動きモード検出を行った後でも可能であり、このモードに入った場合には、動き予測モードの演算全てを行わないようにすることも可能である。

【0129】かかる構成により、符号化効率が極端に悪くなることを防ぐことが可能である。この場合、符号化ピクチャを、シーンチェンジの前もしくは後の参照ピクチャのどちらかと同一と見做して符号化を行うので、実際は、片フィールドはシーンチェンジ前もしくはシーンチェンジ後の全く違う画像を符号化していることになる。

【0130】また、同一データと見做す参照ピクチャは、シーンチェンジ発生ピクチャに入力時間でより近い参照ピクチャを用いる方が良いと思われるが、必ずしもこれに限られない。

【0131】また、シーンチェンジ発生ピクチャと参照ピクチャの間に別のBピクチャが存在する場合は、当該Bピクチャも参照ピクチャと同じデータとして見做した方がより視覚的、符号化効率的に好ましい。

【0132】図18は、本発明の第6の実施例を説明する図であり、符号化入力データを切換える点に特徴を有する。図18の構成において、データ入力側にフレーム

メモリ読出し回路67を設け、上記図17の実施例における参照ピクチャと同一データとして見做す方法として、入力画面から符号化データを設定する時に、同一データと見做したい方の参照ピクチャを設定する。

【0133】図19は、図18のフレームメモリ読出回路67の構成例である。なお、図19では、フィールド1の入力に対する読出回路が示されるが、フィールド2についても同様構成であるので、図示省略されている。

【0134】シーンチェンジ検出回路65からのシーンチェンジ検出信号により切換えられるスイッチSWを有し、Bピクチャであって、フィールドシーンチェンジの時、スイッチSWにより、前参照ピクチャ又は後参照ピクチャと同一データが読み出される。カウンタ670は、I、P、Bピクチャ切換えタイミングを生成する。

【0135】ここで、一般にMPEG-2では、原画同士を用いて動き探索を行うので、参照ピクチャの原画は、メモリに蓄えられていると考えられる。また、動き補償後の予測画像は、参照ピクチャを一度エンコード/デコードした結果のローカルデコード画像を用いて行う。このため、復号化された参照ピクチャもメモリに蓄えていると考えられる。

【0136】従って、ここで原画ピクチャとして設定する参照ピクチャは、原画/ローカルデコード画のどちらも設定可能である。また、符号化画面を変更しているので、図17の実施例に示す符号化方法の制限は特に必要としない。

【0137】ここで、図17、図18の実施例における符号化では、参照ピクチャと同じデータを用いるので当該ピクチャでは殆ど情報量が発生しない。このため、情報量をGOP内の他のピクチャに割当てることが可能となるという効果もある。

【0138】図20は、本発明の第7の実施例を説明する図である。この実施例では本発明を必ずしも符号化装置とリンクしないで適用可能とするものである。すなわち、一般的な用途に適用可能な入力画像切換え装置として適用可能である。

【0139】1フレームを構成するフィールド1及び、フィールド2のデータを入力し、それらの間でシーンチェンジがある場合、即ち、フレーム内フィールド間シーンチェンジ発生をシーンチェンジ検出回路65が検出する。

【0140】シーンチェンジ検出回路65は、フィールドシーンチェンジの発生を検知した時、スイッチ切換え信号を発生し、スイッチSWを端子1側に切換え、フィールド1と同一のデータをフィールド2に対し出力する。

【0141】このように、フィールドシーンチェンジが検出される場合、該当のフレームでは、フィールドをレピートさせて入力フレームをつくり変える。片フィールドをレピートすることにより、図4に説明した解決原理

に従い、フレーム内フィールド間シーンチェンジの位置を、擬似的にフレーム間シーンチェンジに変更することが出来る。

【0142】図21は、本発明の第8の実施例を説明する図である。この実施例は、図20の実施例を符号化装置に適用した構成である。図21の前処理回路68として、図20の実施例が適用される。

【0143】図22は、図21における前処理回路68の構成例である。シーンチェンジ検出回路65により、フィールドシーンチェンジ検出が行われると、スイッチSWによりフィールド2に対し、フィールド1のデータをレピートして出力する様に構成されている。なお、カウンタ670の機能は、図19の実施例において説明したと同様である。

【0144】この実施例による符号化の実際においては、符号化効率が悪くなるBピクチャでのフレーム内フィールド間シーンチェンジで処理を行う。シーンチェンジがフレーム間シーンチェンジならば、入力時間的にシーンチェンジの直後の参照ピクチャを、Iピクチャもしくはピクチャ内符号化を行う様にすることで、Bピクチャは前後参照ピクチャから効率良く予測符号化を行うことが出来る。

【0145】符号化画像を実際の入力画像と異なる画像として符号化を行うという意味では、図18の実施例と考え方は似ているが、図21の実施例では、フィールド間でシーンチェンジが発生した場合に、フレームを参照ピクチャと置き換えるのではなく、図4で説明したように入力原画で片フィールドレピートすることによりフレーム内の両フィールドを同一データにしている。

【0146】図23は、先に図1～図4により説明した解決原理に基づく符号化装置に対応する復号化装置の構成例ブロック図である。

【0147】復号化器100の出力がスイッチSWの切換えで直接に又は、加算器101により動き補償信号と加算された信号が、復号化信号として出力される。

【0148】動き補償信号を生成するために、前画メモリ102、後画像メモリ103を有し、更に前方向動き補償回路104、両方向動き補償回路105及び後方向動き補償回路106を有する。

【0149】図23において、メモリ102、103から読み出されるデータについて、実線矢印は、フレーム予測の場合であり、破線矢印はフィールド予測の場合である。そして、これらの種類は、マクロブロック毎に切換えられる。

【0150】ここで、符号化装置から出力されるMPEGストリーム中のマクロブロック(MB)情報は、MBの位置、前方向、後方向又は両方向予測を区別する予測タイプ、動きベクトル及び、符号化係数情報を含んでいる。

【0151】現在のMPEG-2規格ではフレーム構造

符号化時の動きベクトルの本数は、表1に示したように、フレーム予測の場合は片方向1本で、フィールド予測の場合は片方向2本となっている。

【0152】この場合のストリーム上のデータは以下のようになっている片(前又は後)方向予測のフレーム予測場合は、

予測タイプ+動きベクトル1

片(前又は後)方向予測のフィールド予測場合は、

予測タイプ+動きベクトル1+動きベクトル2

上記の動きベクトル1は、top#field(奇フィールド)のベクトル、動きベクトル2は、bottom#field(偶フィールド)のベクトルである。

【0153】両方向予測のフレーム予測場合、

予測タイプ+動きベクトル1+動きベクトル2

であり、動きベクトル1は、forward#frameベクトル、動きベクトル2は、backward#frameベクトルである。

【0154】さらに、両方向予測のフィールド予測場合は、

予測タイプ+動きベクトル1+動きベクトル2+動きベクトル3+動きベクトル4

である。動きベクトル1は、forward#top#fieldベクトル、動きベクトル2は、forward#bottom#fieldベクトル、動きベクトル3は、backward#top#fieldベクトル、動きベクトル4は、backward#bottom#fieldベクトルである。

【0155】本発明に従う両方向フィールド予測は、動きベクトルが片方向1本で

予測タイプ+動きベクトル1+動きベクトル2

である。動きベクトル1はforward#fieldベクトル、動きベクトル2はbackward#fieldベクトルである。

【0156】これには、動きベクトル1はforward#top#fieldベクトル、動きベクトル2はbackward#bottom#fieldベクトルと動きベクトル1はforward#bottom#fieldベクトル、動きベクトル2はbackward#top#fieldベクトルの2通りの取り方が存在するが、それをtop#field#first#flagでどちらか判断する。

【0157】図24は、図11と同様の説明図であるが、top#field#first#flagで判断される動きベクトル1及び、動きベクトル2の態様を示す図である。すなわち、top#field#first#flag=1の場合は、図24Aに示すように、動きベクトル1はforward#top#fieldベクトル、動きベクトル2はbackward#bottom#fieldベクトルの場合である。

【0158】一方、top#field#first#flag=0の場合は、図24Bに示すように、動きベクトル1はforward#bottom#fieldベクトル、動きベクトル2はbackward#top#fieldベクトルの場合である。

【0159】図25は、図23の両方向動き補償回路105の構成例ブロック図である。

【0160】フレーム予測である場合は、加算回路25

1と1/2回路252により、前画像メモリ102と後画像メモリ103から、各々動きベクトルに相当する位置のフレーム構成のマクロブロックを読み出し、それらの加算の1/2を計算して出力する。

【0161】フィールド予測の場合は、4本の動きベクトルの位置に相当する前画像奇フィールド1/2マクロブロック、前画像偶フィールド1/2マクロブロック、後画像奇フィールド1/2マクロブロック及び、後画像偶フィールド1/2マクロブロックの4つの1/2マクロブロックをメモリ102、103から読み出す。

【0162】次いで、加算回路253と1/2回路254により、前画像の奇フィールド1/2マクロブロックと、後画像の奇フィールド1/2マクロブロックを入力し、それらの加算の1/2を計算して出力する。

【0163】また、加算回路255と1/2回路256により、前画像偶フィールド1/2マクロブロックと後画像偶フィールド1/2マクロブロックを入力し、それらの加算の1/2を計算して出力する。

【0164】さらに、本発明に従うフィールド予測の場合は、上記top#field#first#flagに基づき2本の動きベクトルに相当する前画像奇フィールド1/2マクロブロックと後画像偶フィールド1/2マクロブロックの組み合わせあるいは、前画像偶フィールド1/2マクロブロックと後画像奇フィールド1/2マクロブロックの組み合わせのいずれかをメモリ102、103から読み出すかを決定する。決定された組み合わせが選択回路257からマクロブロックとして出力される。

【0165】

【発明の効果】以上説明したように、本発明によれば、フレームストラクチャ符号化時にB-ピクチャで、かつフレームピクチャの切れ目でない所でシーンチェンジ検出が発生した場合でも、予測効率の劣化しない効率的な符号化を行うことができる。

【0166】上記各実施例において、ハードウェアブロックの構成で動作を説明してきたが、本発明はハードウェアに限定されず、対応する機能をソフトウェアで実現することも可能である。

【0167】さらに、上記各実施例は本発明の理解のために例示されたものであり、本発明の保護の範囲はこれら限定されない。本発明思想から離れるものでない限り、特許請求の範囲に記載の構成と均等であるものも本発明の保護の範囲に含まれるものである。

【図面の簡単な説明】

【図1】本発明の第1の解決原理を説明する図である。

【図2】本発明の第2の解決原理を説明する図である。

【図3】本発明の第3の解決原理を説明する図である。

【図4】本発明の第4の解決原理を説明する図である。

【図5】本発明の解決原理が適用される符号化装置の一般的な構成例ブロック図である。

【図6】図5の構成における動き探索器5の構成例を示

すブロック図である。

【図7】図6の差分絶対値和演算回路51～5mの構成例ブロック図である。

【図8】動き予測判定器6の構成例ブロック図である。

【図9】本発明の第1の実施例として、本発明の第1の解決原理を実現する動き予測判定器6の構成例ブロック図である。

【図10】本発明の第2の実施例に従う動き予測判定器6の構成例ブロック図である。

【図11】奇フィールド及び偶フィールドの位置関係を説明する図である。

【図12】本発明の第3の実施例を説明する図である。

【図13】本発明の第4の実施例を説明する図である。

【図14】図13の実施例におけるシーンチェンジ検出回路65の構成例ブロック図である。

【図15】図13のシーンチェンジ検出回路65における検出アルゴリズムを説明する図である。

【図16】図15のアルゴリズムに置ける第1フィールドF1と第2フィールドの関係を示す図である。

【図17】本発明の第5の実施例を説明する図である。

【図18】本発明の第6の実施例を説明する図である。

【図19】図18のフレームメモリ読出回路67の構成例である。

【図20】本発明の第7の実施例を説明する図である。

【図21】本発明の第8の実施例を説明する図である。

【図22】図21における前処理回路68の構成例である。

【図23】図1～図4により説明した解決原理に基づく符号化装置に対応する復号化装置の構成例ブロック図である。

【図24】本発明のフィールド予測においてtop#field#first#flagの意義を説明する図である。

【図25】図23の両方向動き補償回路105の構成例ブロック図である。

【図26】ピクチャを説明する図である。

【図27】Bピクチャを用いて符号化する場合のピクチャタイプの変更を説明する図である。

【図28】シーンチェンジSCが検出された場合の直後のピクチャをIピクチャ等のピクチャ内符号化を使って符号化するという方法を説明する図である。

【図29】Iピクチャの頻度を出来るだけ増加させない為に、シーンチェンジが発生する時Iピクチャの固定間隔周期のカウント値をリセットする方法を説明する図である。

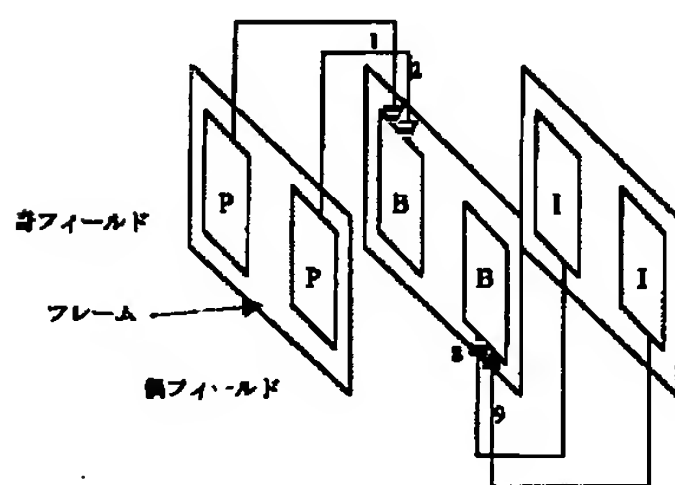
【図30】ピクチャでシーンチェンジが発生した場合、入力順で直後に来る参照ピクチャをIピクチャもしくはフレーム内符号化する方法を説明する図である。

【図31】図29における問題点を説明するための図である。

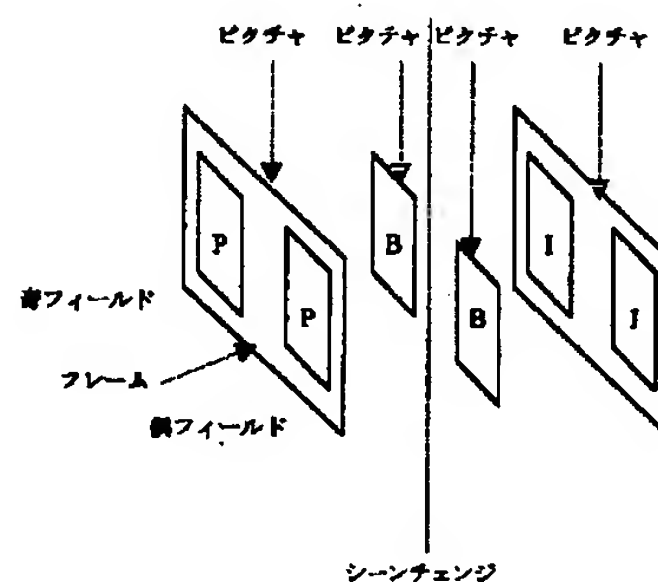
【符号の簡単な説明】

- 1 符号化制御部
- 2 符号化器
- 3 復号化器
- 4 フレームメモリ
- 5 動き探索器
- 6 動き予測判定器
- 7 差回路
- SW スイッチ
- 60～64 予測比較器

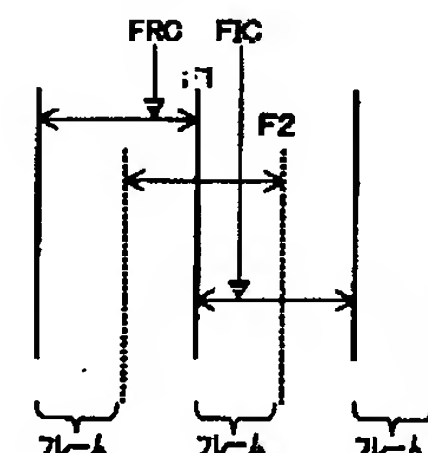
【図1】



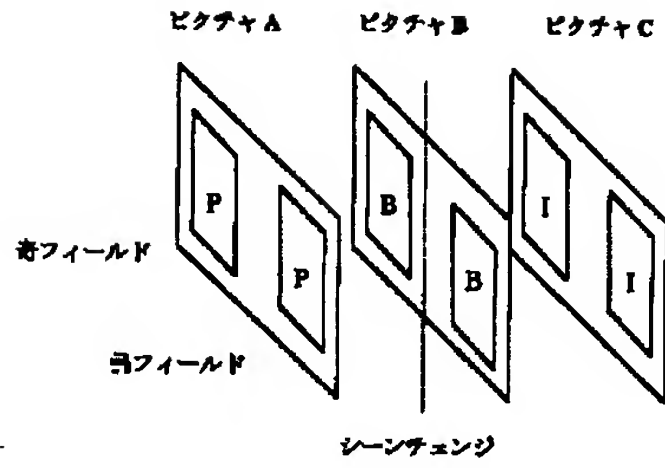
【図2】



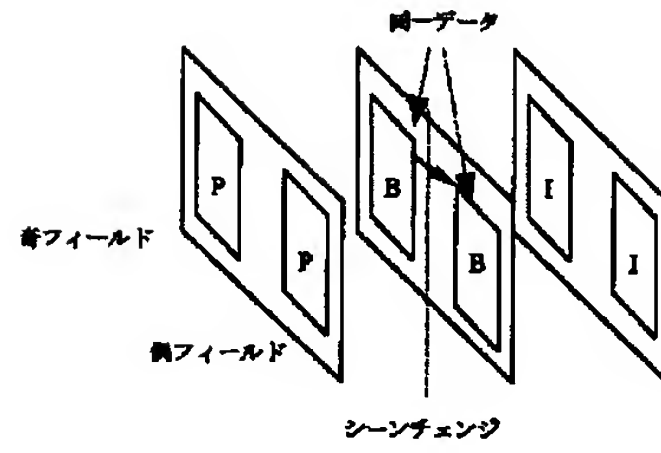
【図16】



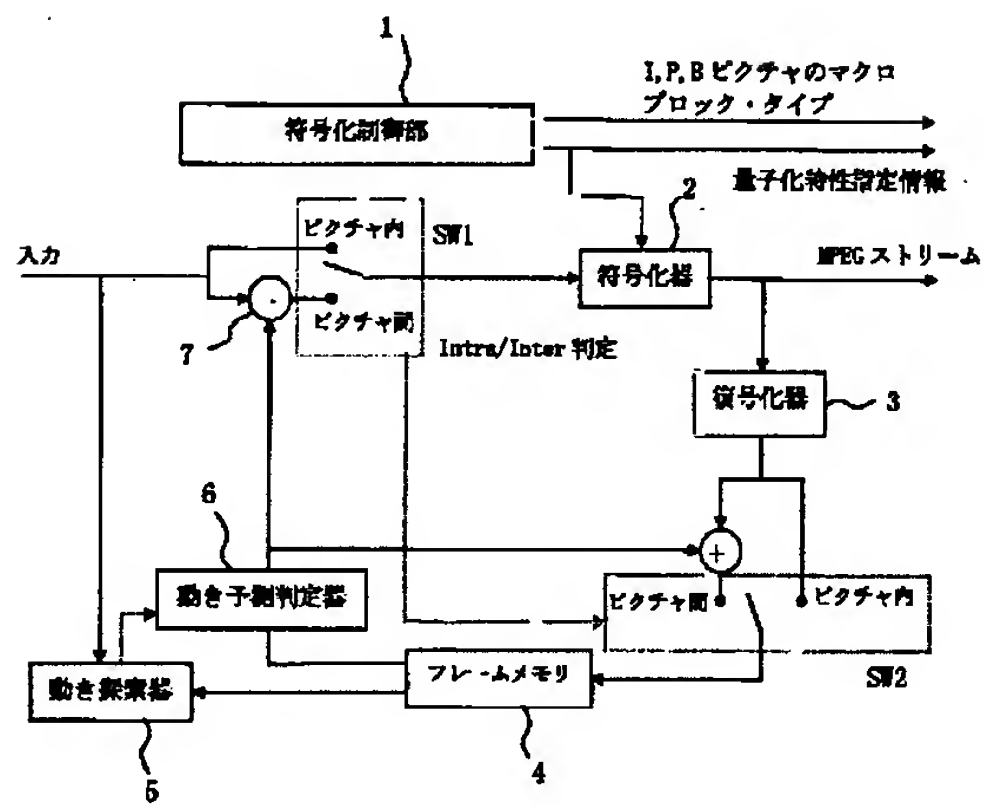
【図3】



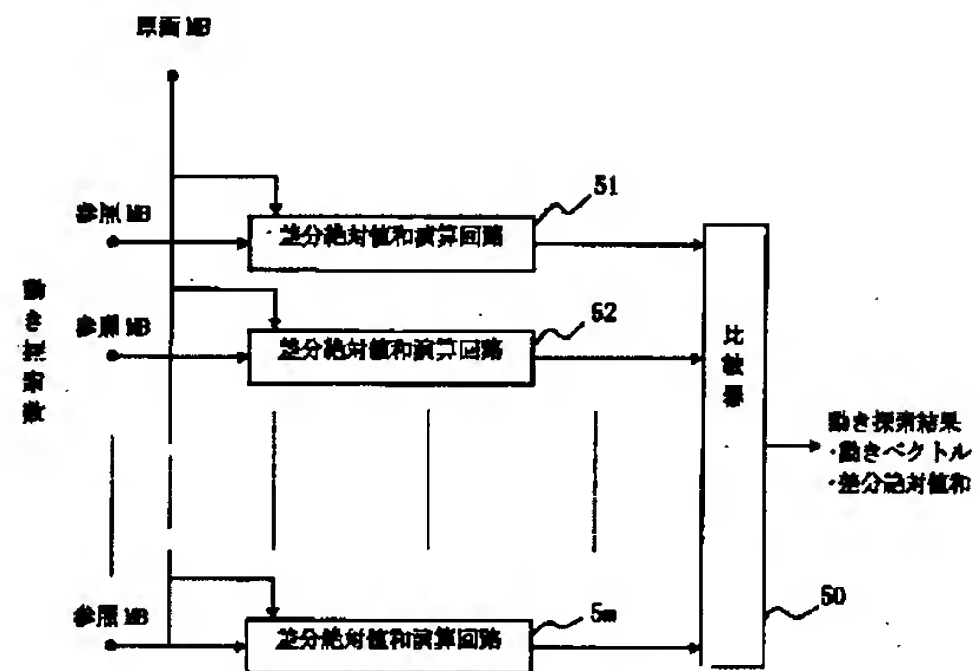
【図4】



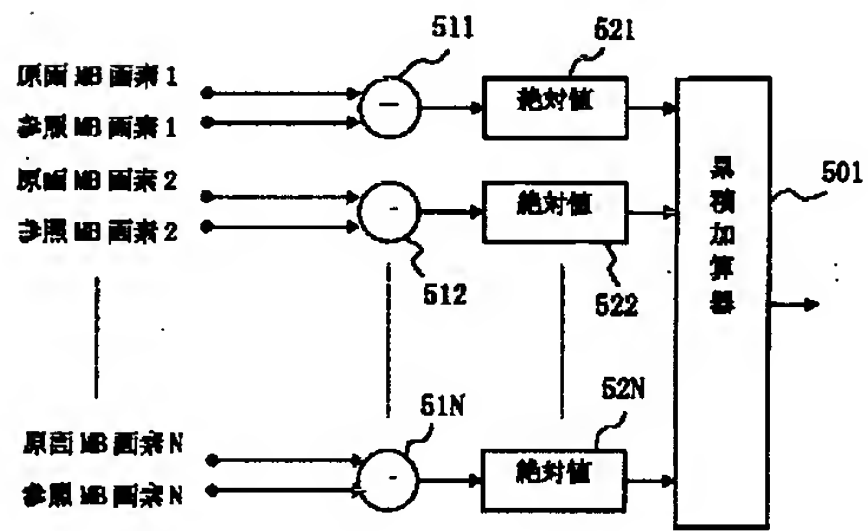
【图5】



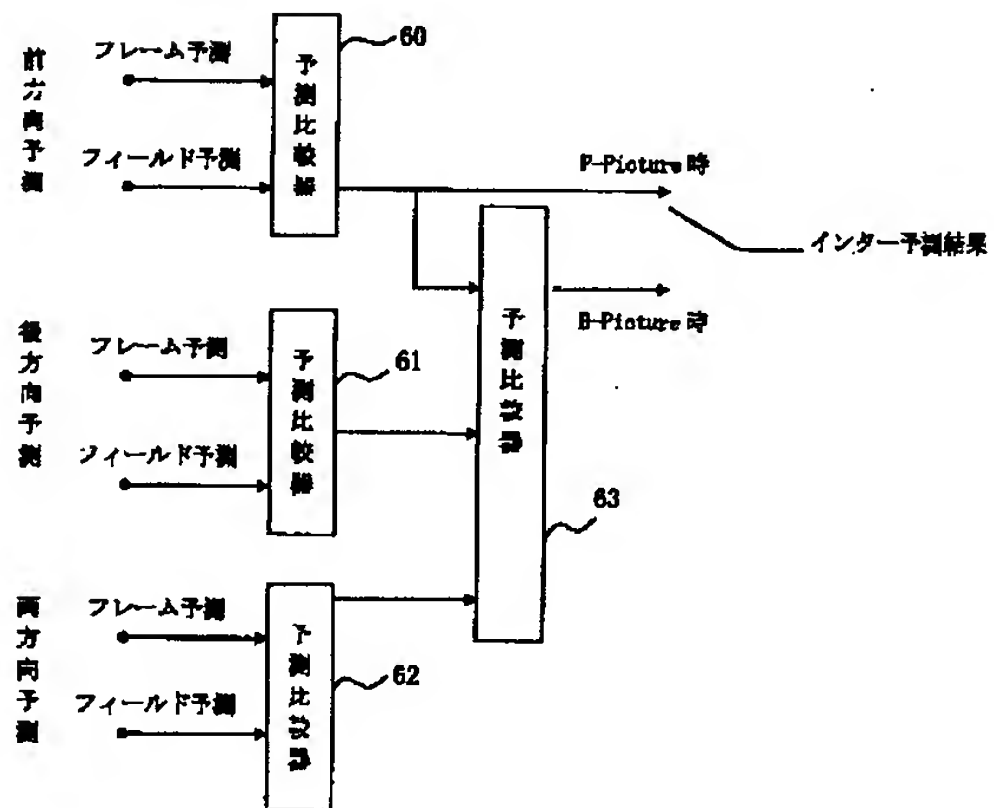
【図6】



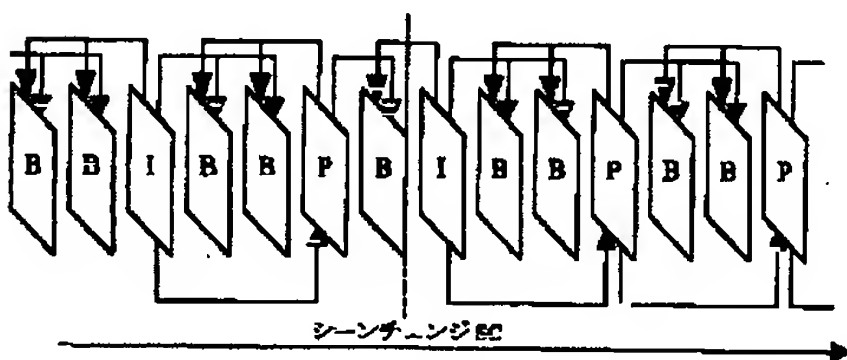
【図7】



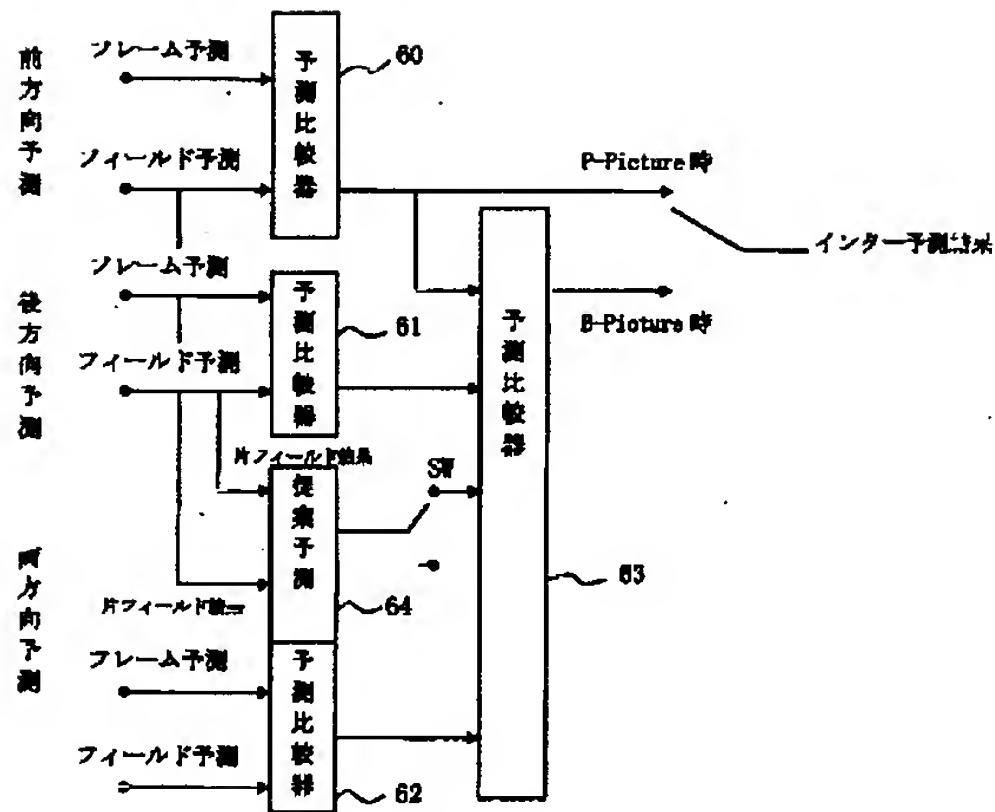
【図8】



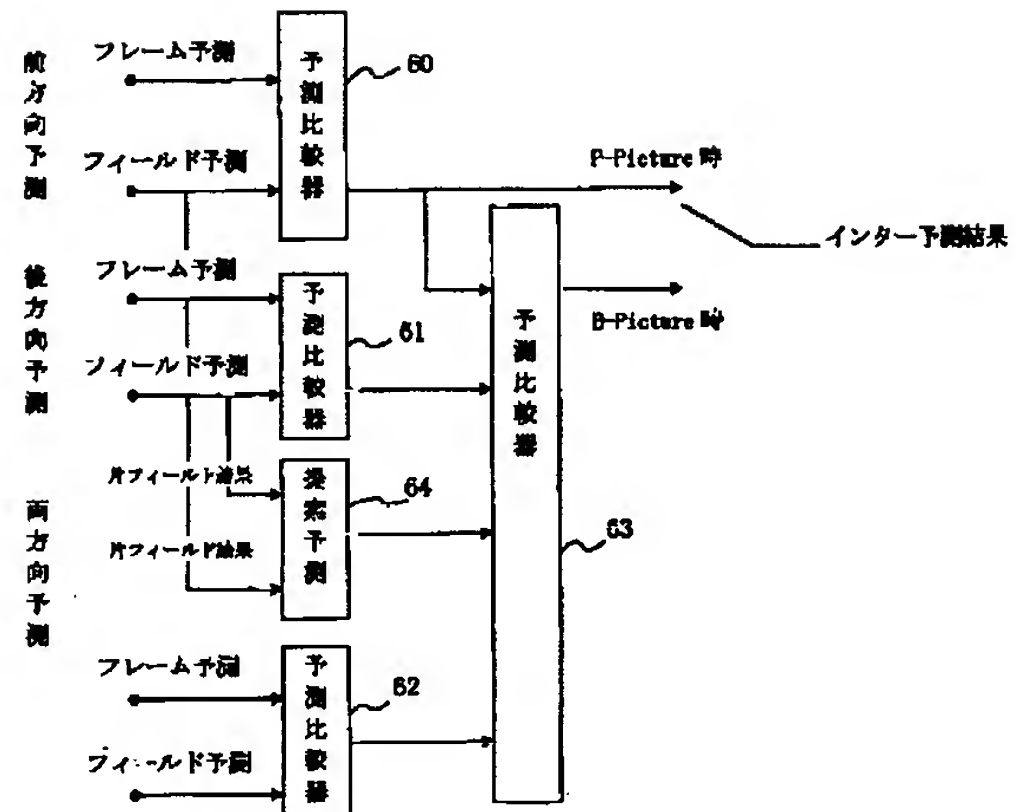
【图29】



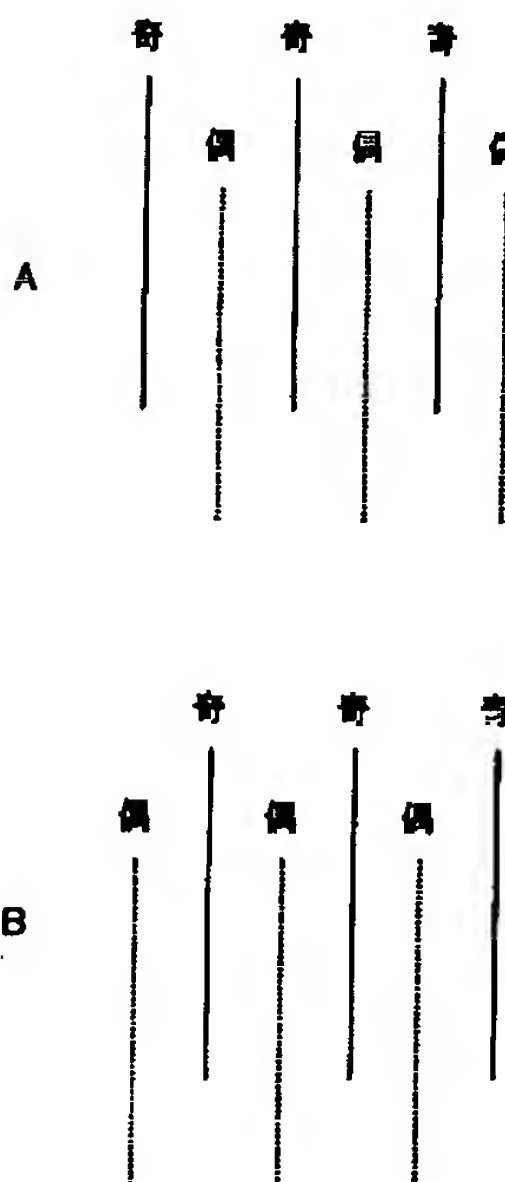
【図9】



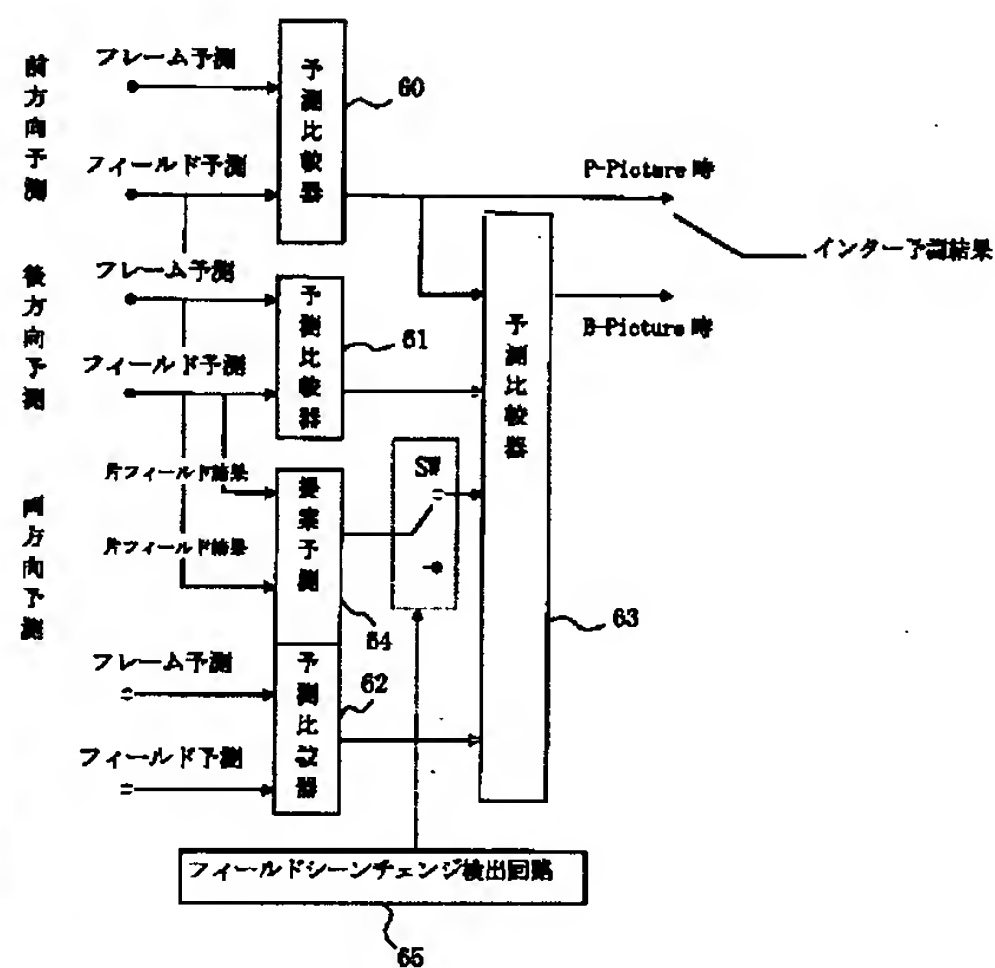
【図10】



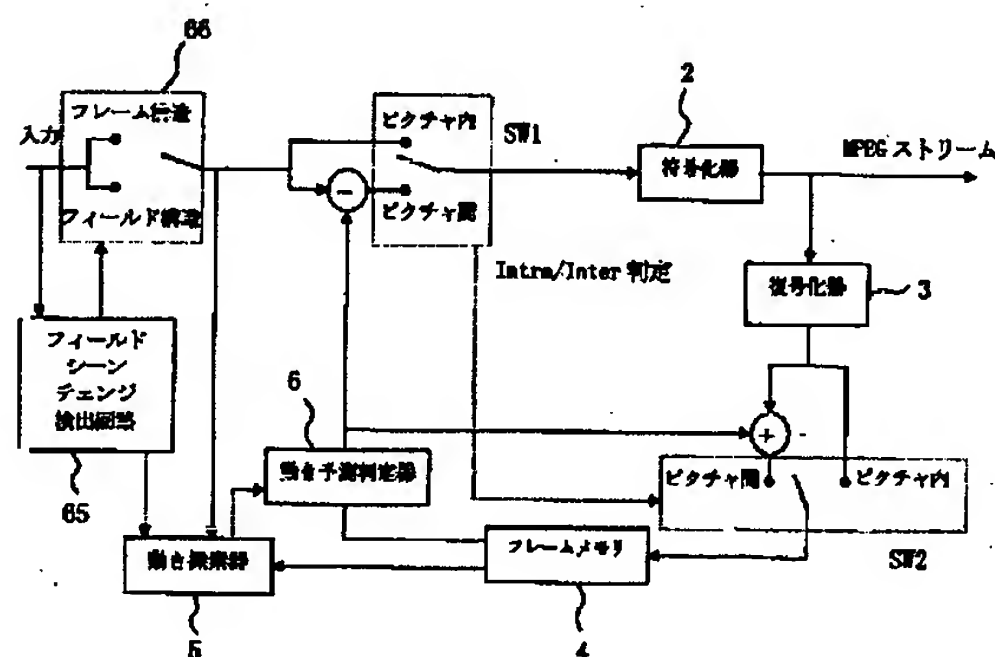
【図11】



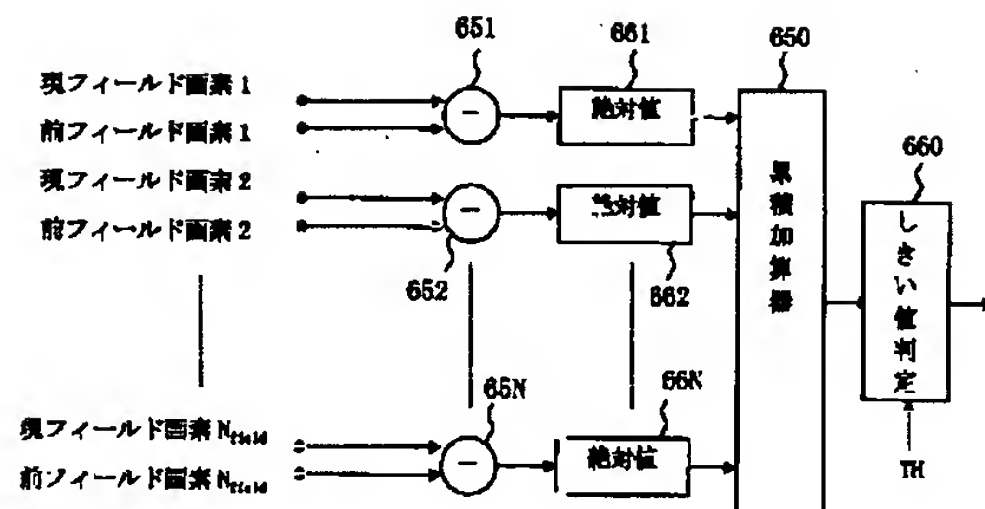
【図12】



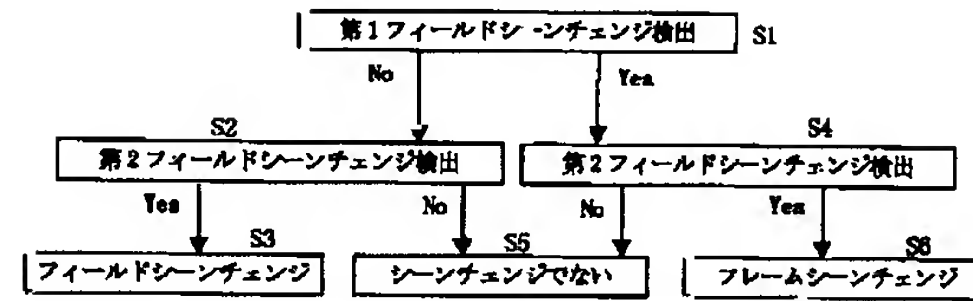
【図13】



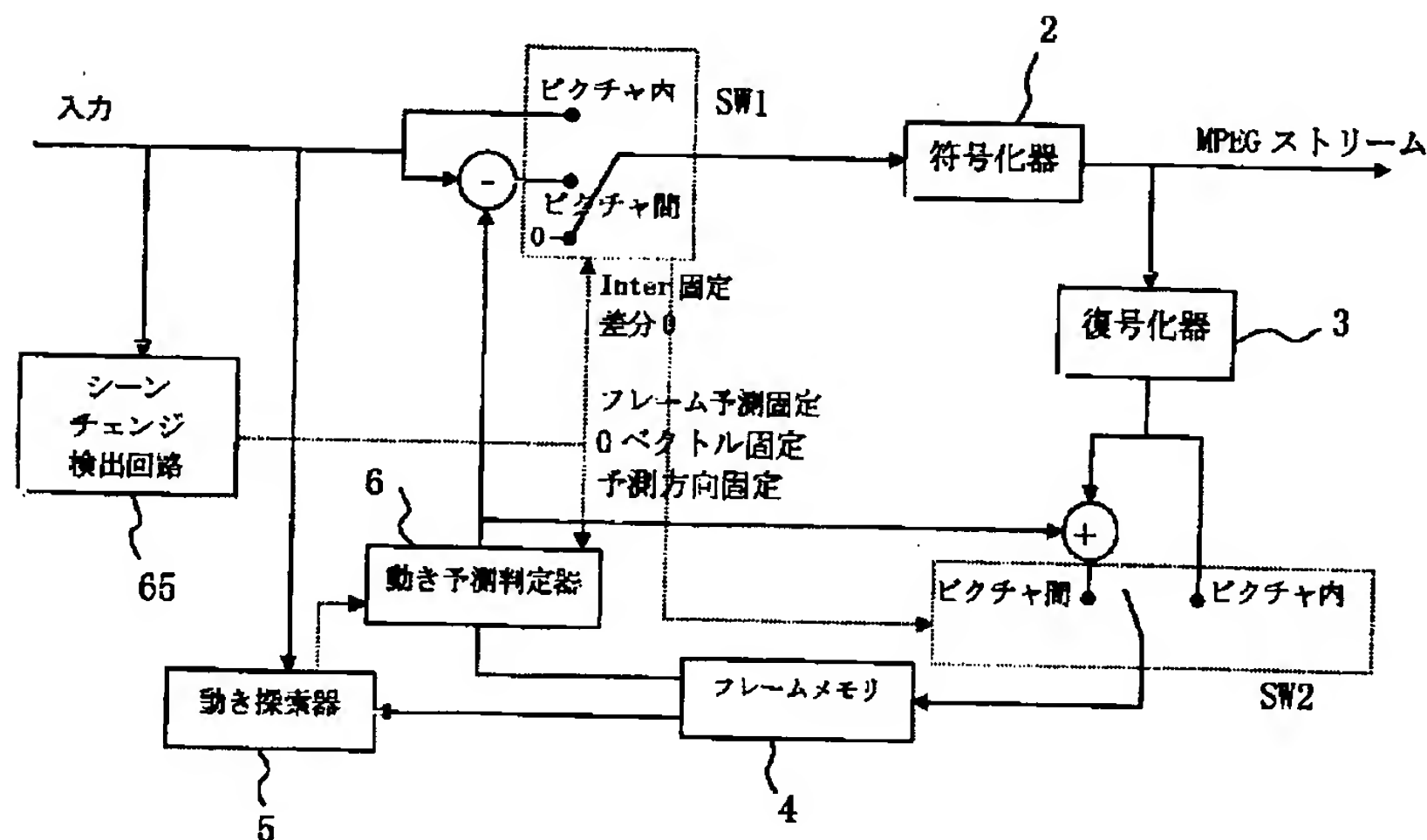
【図14】



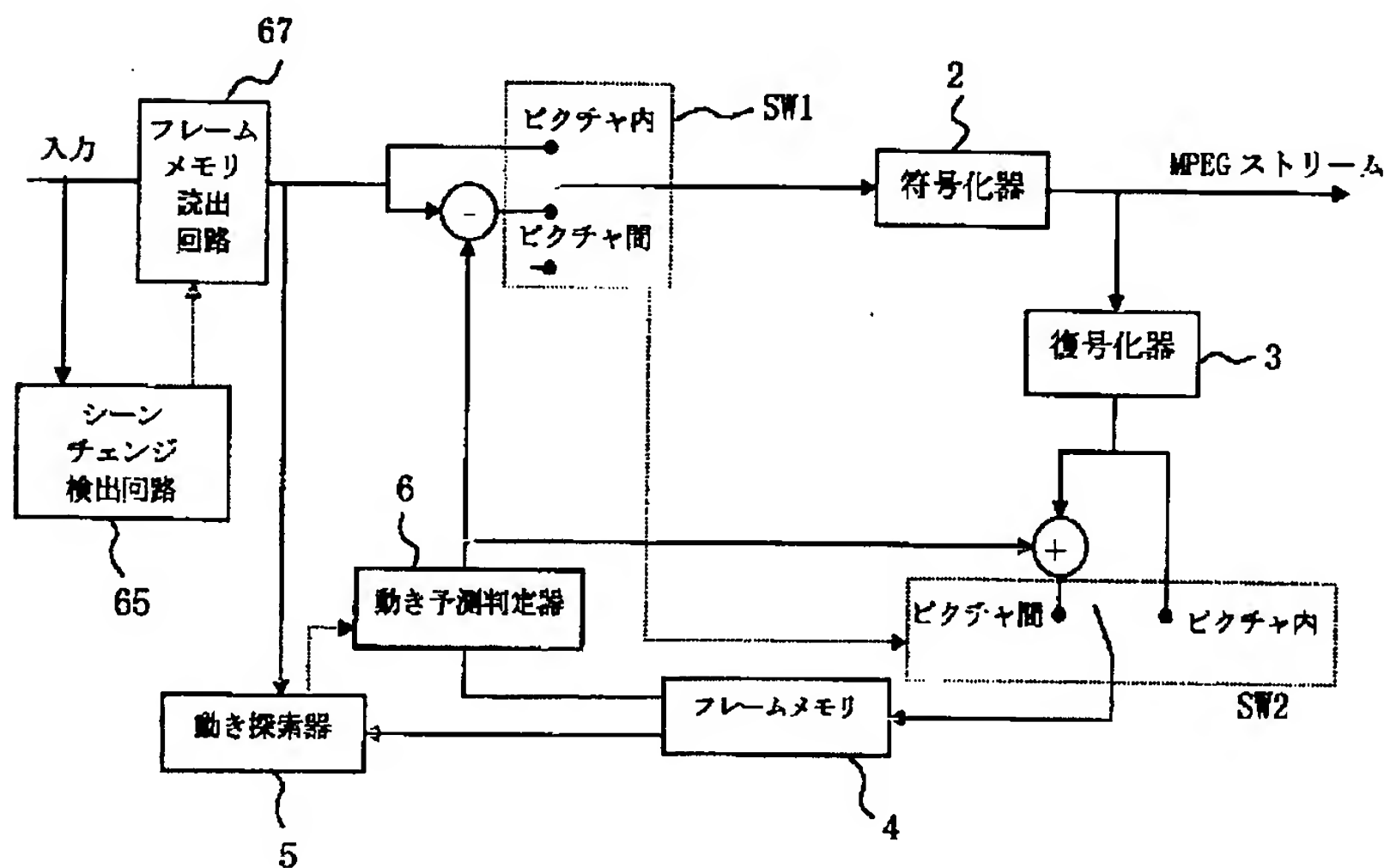
【図15】



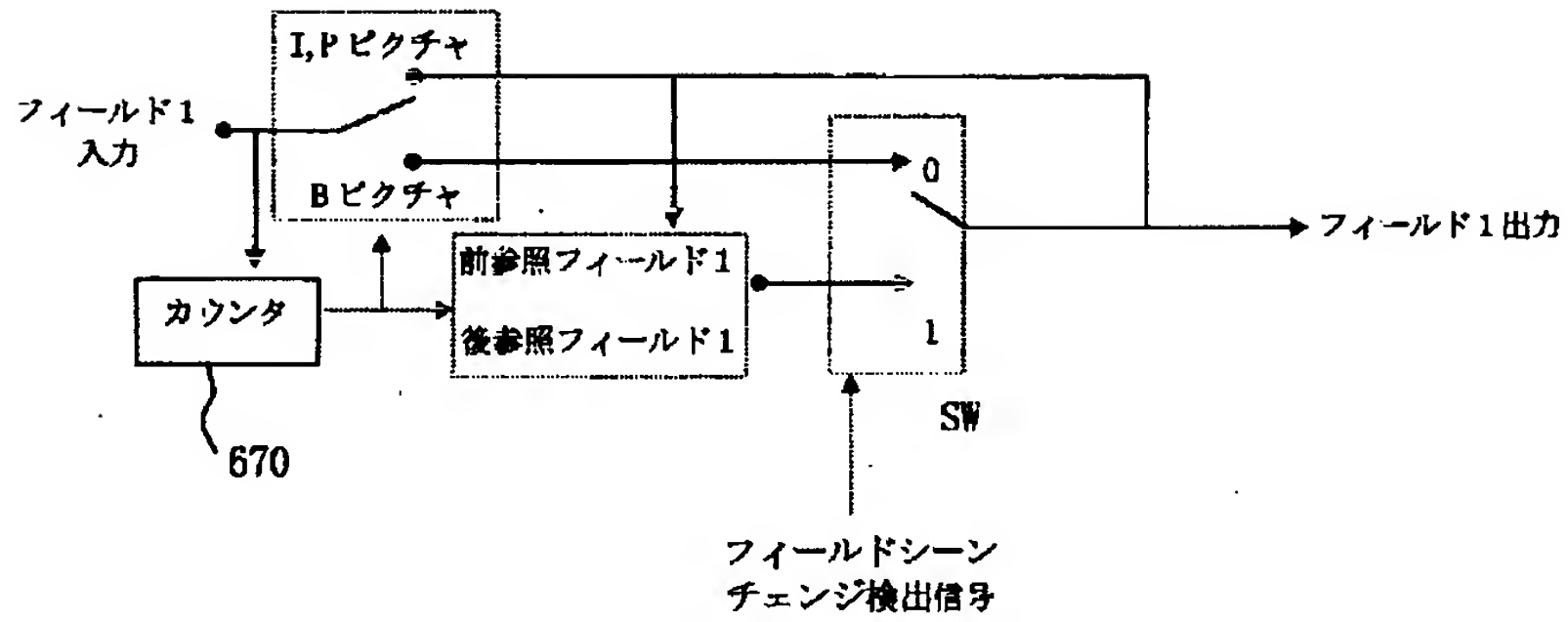
【図17】



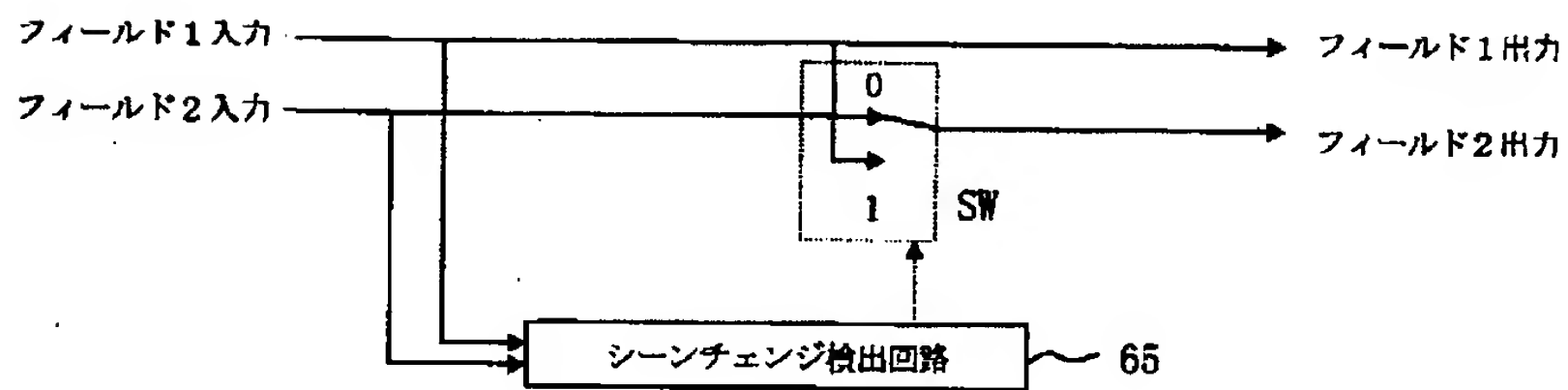
【図18】



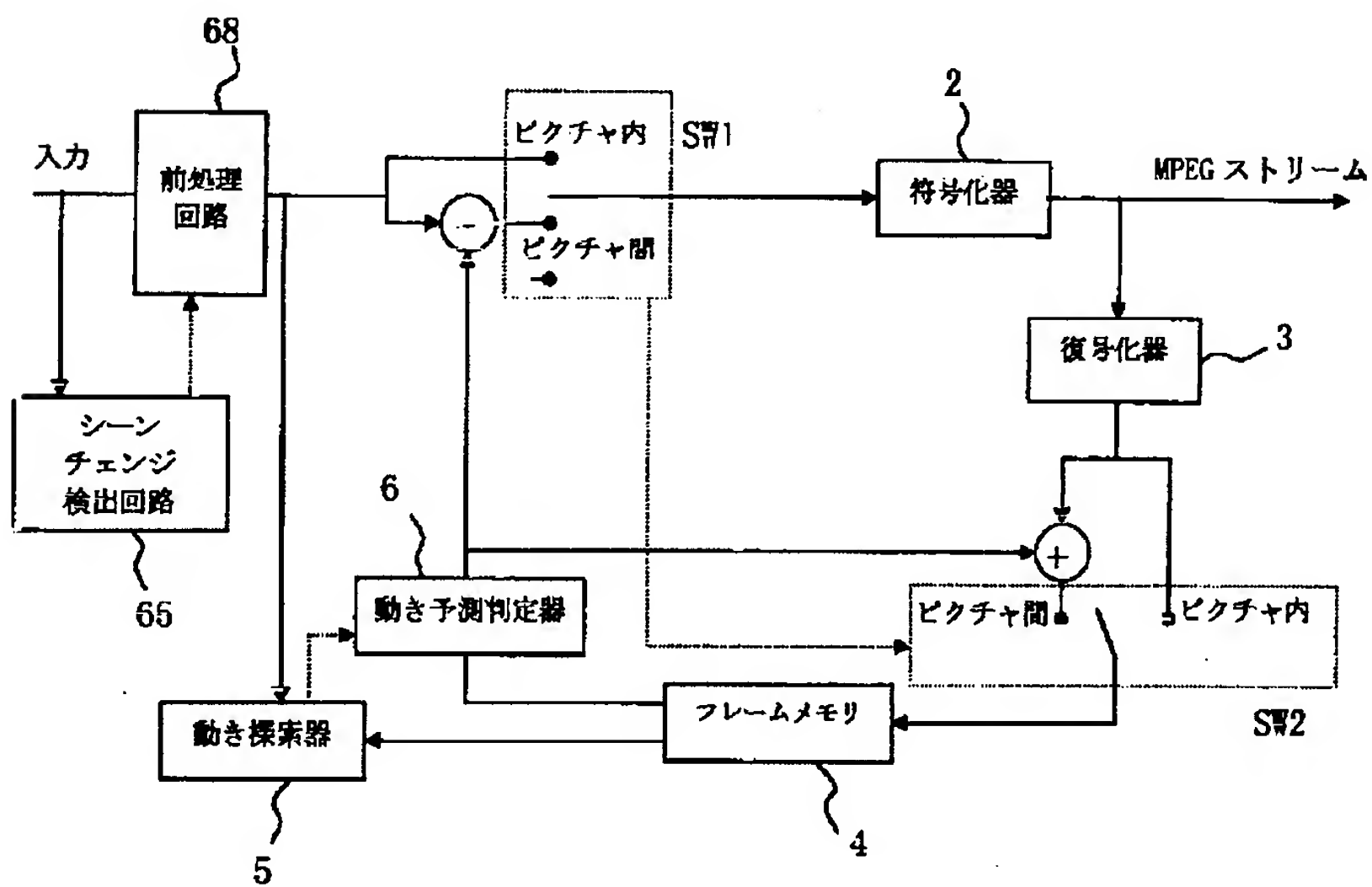
【図19】



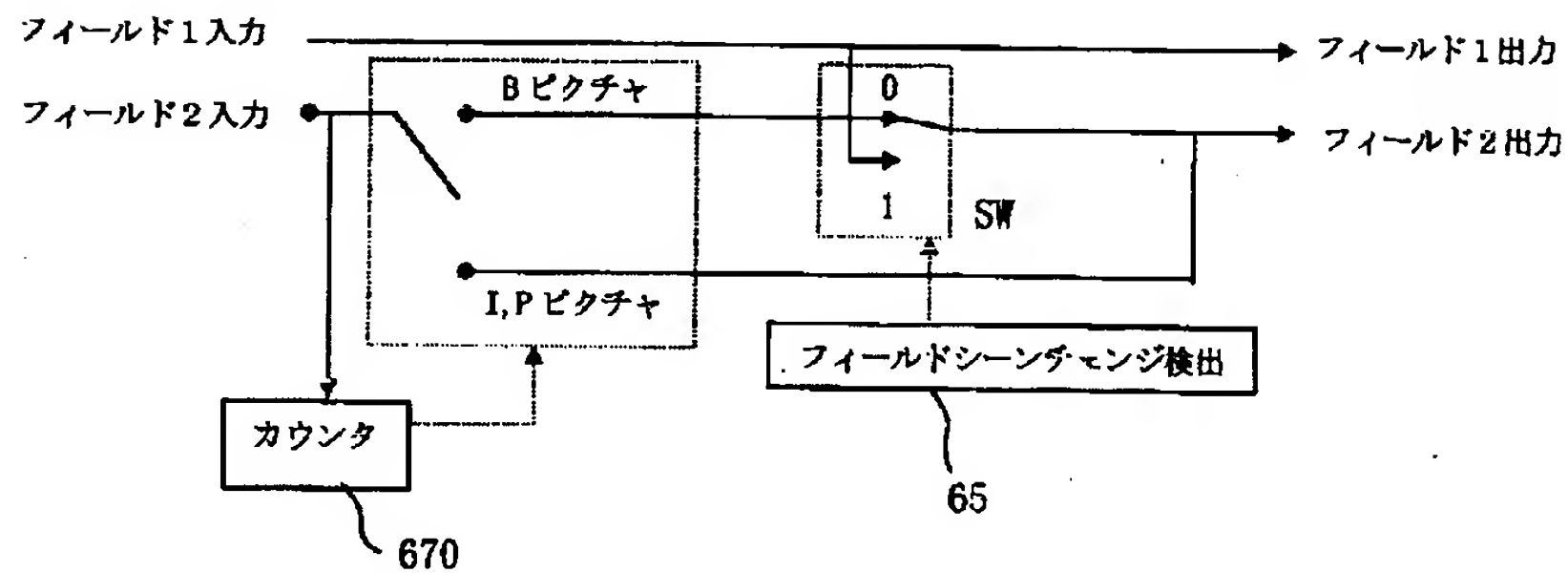
【図20】



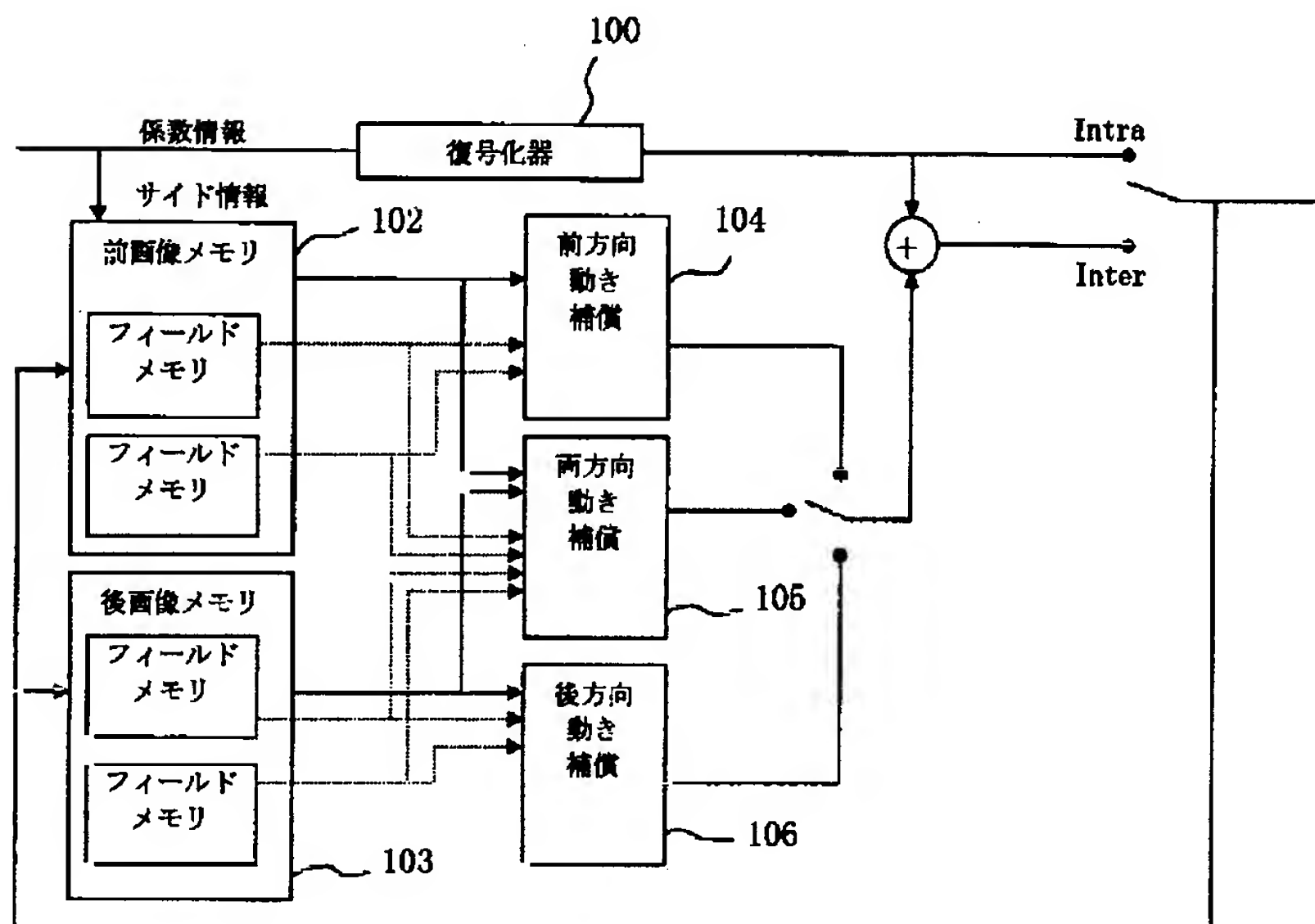
【図21】



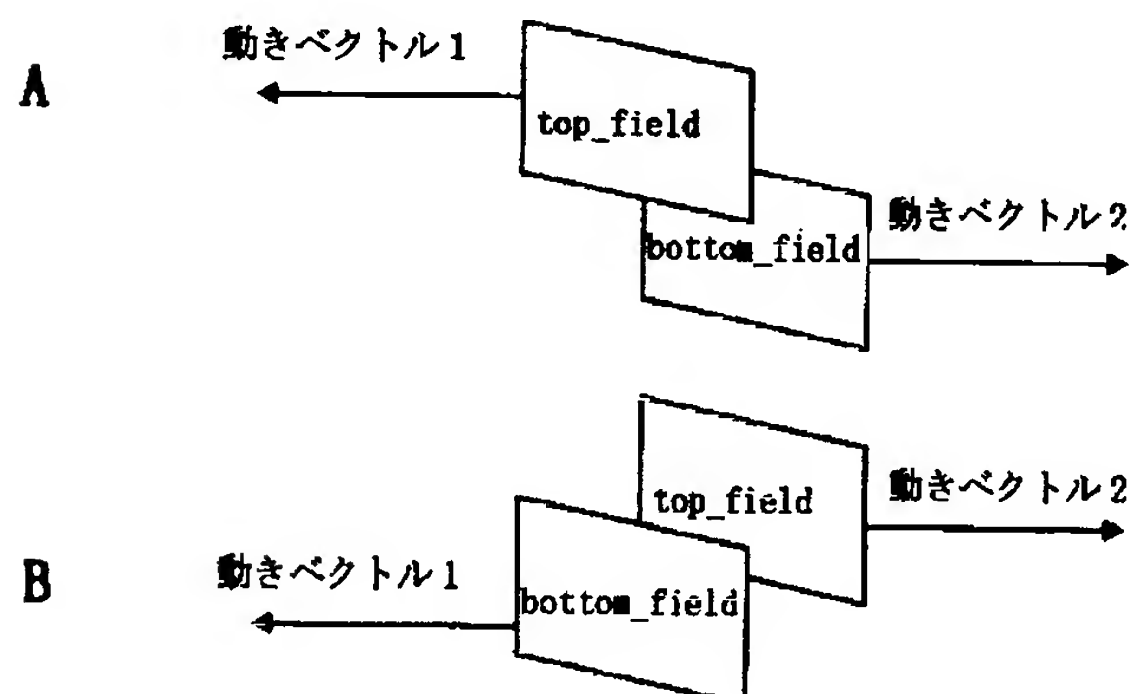
【図22】



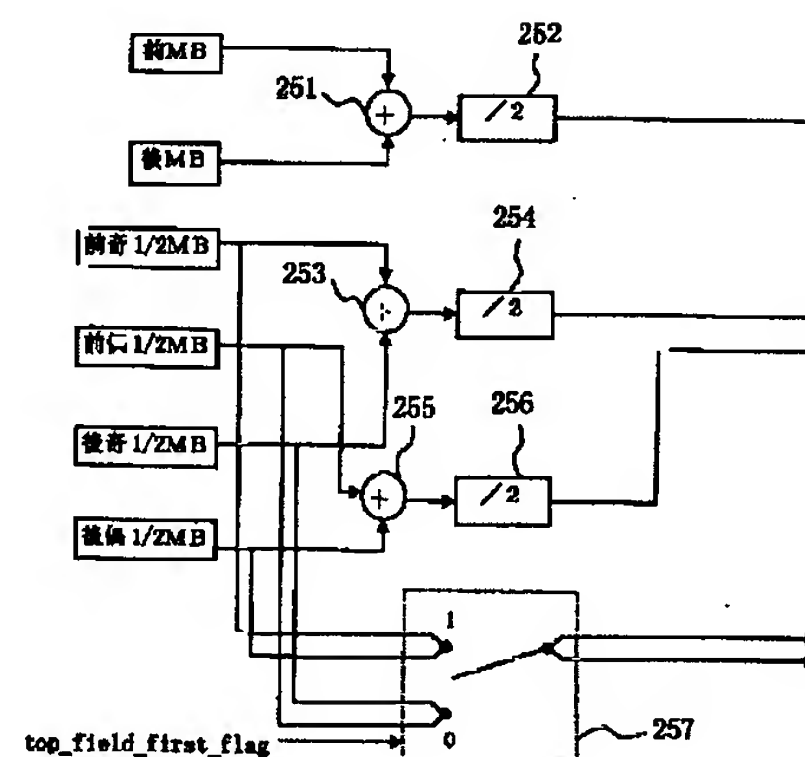
【図23】



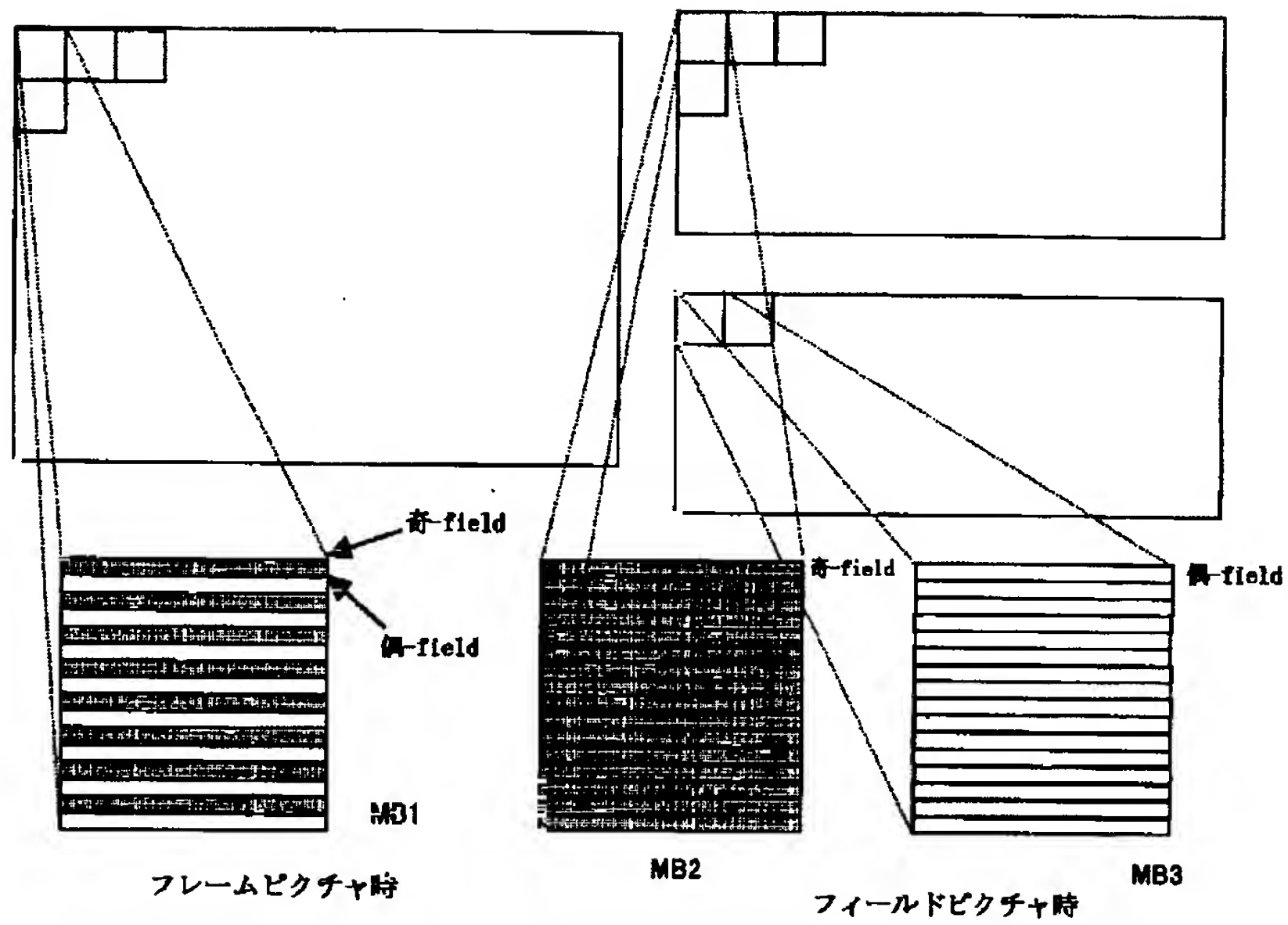
【図24】



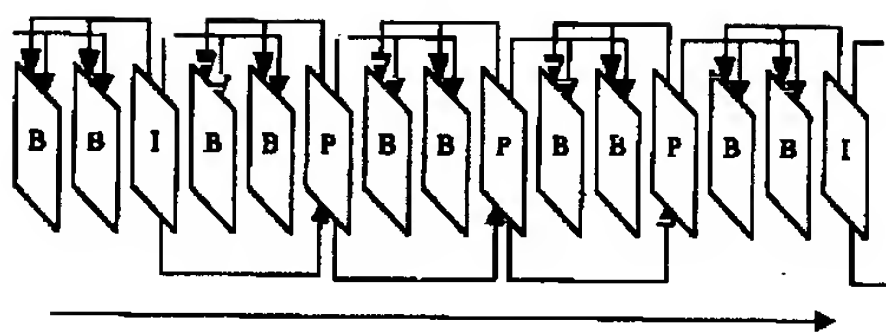
【図25】



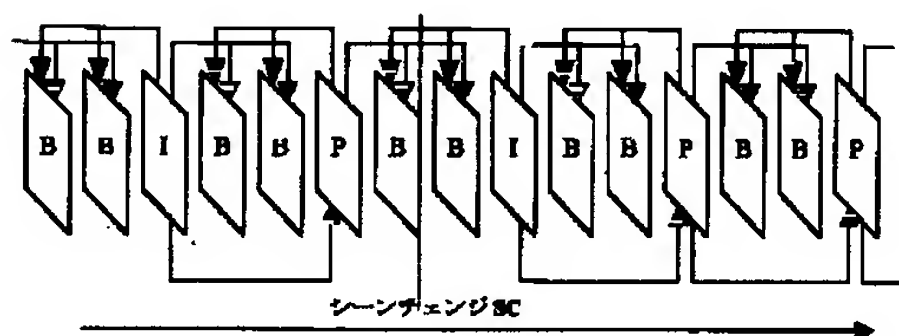
【图26】



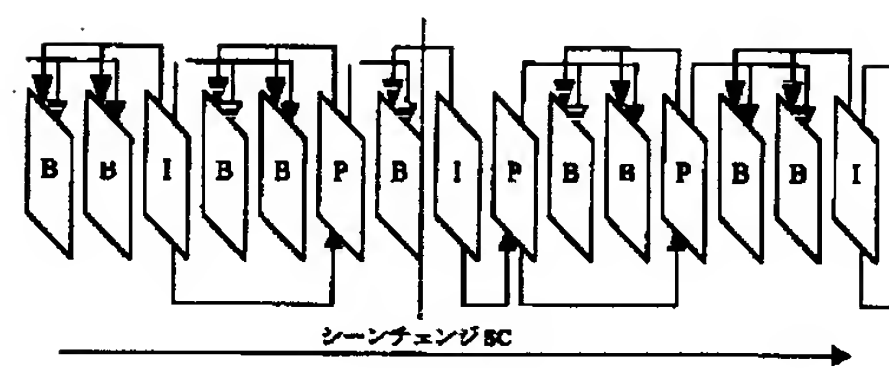
【图27】



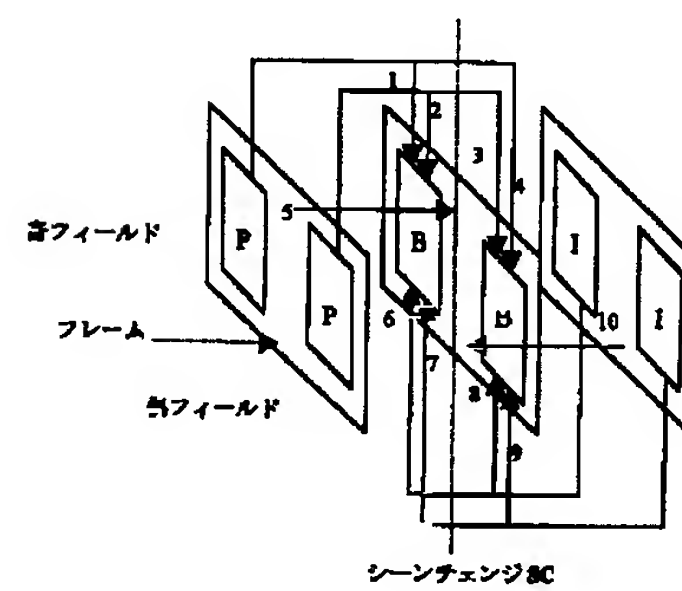
【图30】



【图28】



【31】



フロントページの続き

(7 2) 発 明 者	酒 井 潔	F ターム (参 考)	5 C 0 5 9	K K 2 5	K K 3 3	M A 0 0	M A 0 3	M A 1 4
	神奈川県川崎市中原区上小田中 4 丁目 1 番					M A 1 5	N N 0 1	N N 3 0
	1 号 富士通株式会社内					P P 0 6	P P 0 7	S S 0 1
(7 2) 発 明 者	山 田 幸 二					S S 0 6	S S 1 1	
	神奈川県川崎市中原区上小田中 4 丁目 1 番					T A 2 2	T A 2 3	T A 2 5
	1 号 富士通株式会社内					T B 0 4	T C 1 2	
						T C 1 4	T D 0 5	U A 0 2
						U A 0 5		